

*O*perating  
*S*ystem  
*G*roup

**TUHH**  
Technische Universität Hamburg

## BSB – Übung 4: Kontextwechsel

Yannick Loeck

2022-06-01



## BSB - HÜ4

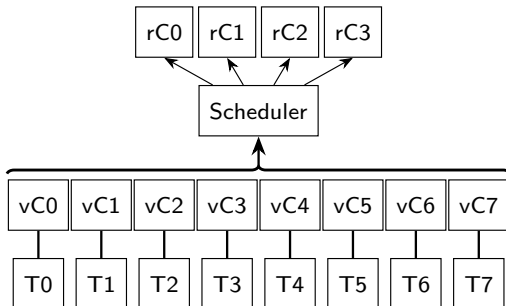
Mehrere Threads auf einer CPU ausführen.

Worum geht es in der Übung heute:

- Kooperativer Kontextwechsel
- Threads, Scheduler, Dispatcher



- Ziel: Ausführung mehrerer unabhängiger Aufgaben auf einer CPU
- “Aufgabe”: Thread mit Kontext
- Jeder Thread bekommt vom OS virtuelle CPU
- vCPU bietet selbes Interface wie echte CPU
- OS wechselt zwischen vCPUs





## *Räumlich*

- Register auf vCPUs aufteilen
- Mehrere Zustände gleichzeitig

## *Zeitlich*

- Threads bekommen CPU für gewisse Zeit
- OS wechselt zwischen Thread und Zuständen
- Quasiparallelität



- Kooperativ: Thread initiiert Wechsel zu anderem Thread
- Scheduler verwaltet Thread-Liste
- Dispatcher führt tatsächliche Umschaltung durch
- Wechsel durch Austauschen des Kontexts
- Für Anwendungen nicht erkennbar dass sie als Thread laufen



```
void context_switch(Context* current, Context* next);
```

Was brauchen wir um zu einem Thread zu wechseln?

- Register
  - Flüchtige Register (eax, ecx, edx)
  - CPU-Statuswort (eflags)
  - Program Counter (eip)
  - Nichtflüchtige Register (esp, ebp, edi, esi, ebx)
- Speicher:
  - Globale Variablen
  - Heap
  - Stackbereich (ein Stack pro Thread)



```
void context_switch(Context* current, Context* next);
```

Was brauchen wir um zu einem Thread zu wechseln?

- Register
  - Flüchtige Register (eax, ecx, edx) ⇒ compiler sichert
  - CPU-Statuswort (eflags) ⇒ compiler sichert
  - Program Counter (eip)
  - Nichtflüchtige Register (esp, ebp, edi, esi, ebx)
- Speicher:
  - Globale Variablen
  - Heap
  - Stackbereich (ein Stack pro Thread)



```
void context_switch(Context* current, Context* next);
```

Was brauchen wir um zu einem Thread zu wechseln?

- Register
  - Flüchtige Register (eax, ecx, edx) ⇒ compiler sichert
  - CPU-Statuswort (eflags) ⇒ compiler sichert
  - Program Counter (eip) ⇒ call-Instruktion sichert
  - Nichtflüchtige Register (esp, ebp, edi, esi, ebx)
- Speicher:
  - Globale Variablen
  - Heap
  - Stackbereich (ein Stack pro Thread)





```
void context_switch(Context* current, Context* next);
```

Was brauchen wir um zu einem Thread zu wechseln?

- Register
  - Flüchtige Register (eax, ecx, edx) ⇒ compiler sichert
  - CPU-Statuswort (eflags) ⇒ compiler sichert
  - Program Counter (eip) ⇒ call-Instruktion sichert
  - Nichtflüchtige Register (esp, ebp, edi, esi, ebx)
- Speicher:
  - Globale Variablen ⇒ geteilt
  - Heap ⇒ haben wir nicht
  - Stackbereich (ein Stack pro Thread)



```
void context_switch(Context* current, Context* next);
```

Was brauchen wir um zu einem Thread zu wechseln?

- Register
  - Flüchtige Register (eax, ecx, edx) ⇒ compiler sichert
  - CPU-Statuswort (eflags) ⇒ compiler sichert
  - Program Counter (eip) ⇒ call-Instruktion sichert
  - Nichtflüchtige Register (esp, ebp, edi, esi, ebx) ⇒ müssen wir sichern
- Speicher:
  - Globale Variablen ⇒ geteilt
  - Heap ⇒ haben wir nicht
  - Stackbereich (ein Stack pro Thread) ⇒ über esp gesichert



```
void context_switch(Context* current, Context* next);
```

- In Assembler implementieren
- nasm mit Intel Syntax (<OP> <ZIEL>, <QUELLE>)
- Nicht-flüchtige Register in current sichern (mov)
- Nicht-flüchtige Register aus next wiederherstellen
- Mit ret zurückkehren



- Wenn ein Thread noch nie lief, was sollen wir wiederherstellen?
- Lösung: Zustand für neuen Thread nachbauen
- 2 Datenstrukturen die befüllt werden müssen:
- Stack
- Context
  - Stack-Pointer esp soll auf neuen Stack zeigen
  - Nichtflüchtige Register mit 0 initialisieren



## Stack





Stack

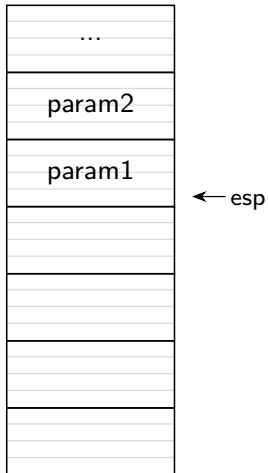


Programm

```
push param2
```



## Stack

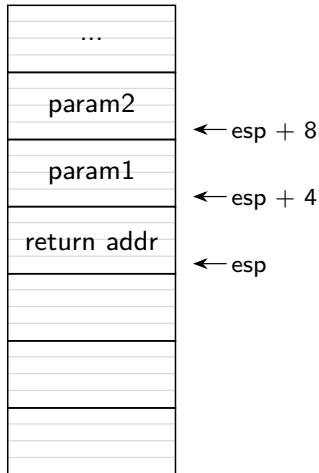


## Programm

```
push param2  
push param1
```



## Stack



## Programm

```
push param2  
push param1  
call func
```

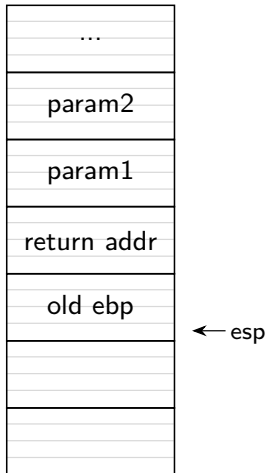
return addr:

func:





## Stack



## Programm

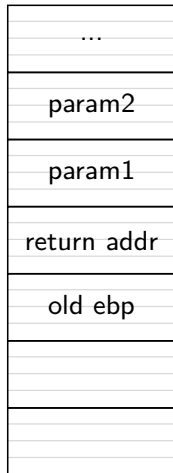
```
push param2  
push param1  
call func
```

return addr:

```
func: push ebp
```



## Stack



## Programm

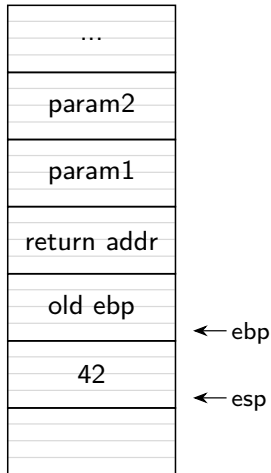
```
push param2  
push param1  
call func
```

return addr:

```
func: push ebp  
      mov ebp, esp
```



## Stack



## Programm

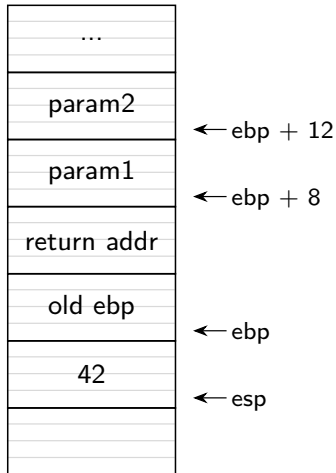
```
push param2  
push param1  
call func
```

return addr:

```
func: push ebp  
      mov ebp, esp  
      push ebx
```



## Stack



## Programm

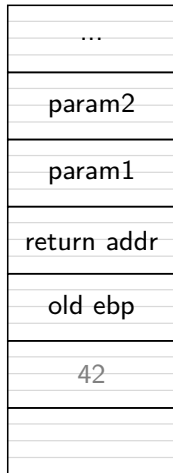
```
push param2  
push param1  
call func
```

return addr:

```
func: push ebp  
      mov ebp, esp  
      push ebx
```



## Stack



← esp, ebp

## Programm

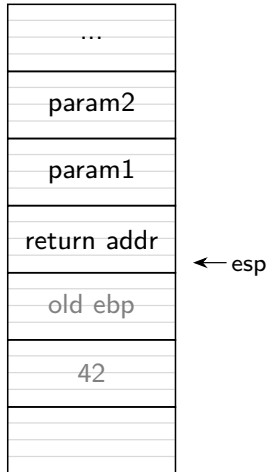
```
push param2  
push param1  
call func
```

return addr:

```
func: push ebp  
      mov ebp, esp  
      push ebx  
      mov esp, ebp
```



## Stack



## Programm

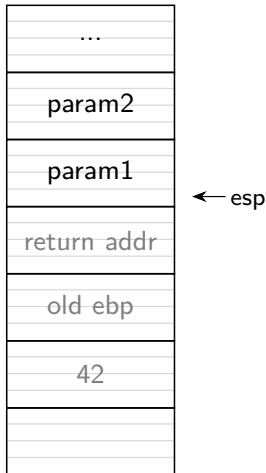
```
push param2  
push param1  
call func
```

return addr:

```
func: push ebp  
      mov ebp, esp  
      push ebx  
      mov esp, ebp  
      pop  ebp
```



## Stack



## Programm

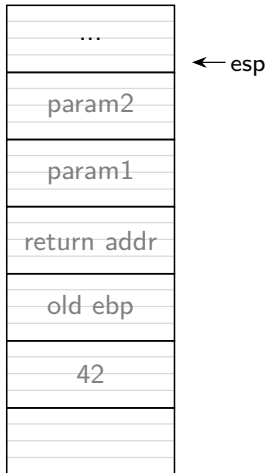
```
push param2  
push param1  
call func
```

return addr:

```
func: push ebp  
      mov ebp, esp  
      push ebx  
      mov esp, ebp  
      pop ebp  
      ret
```



## Stack



## Programm

```
push param2
push param1
call func
return addr: add esp, 8

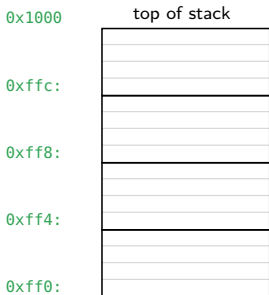
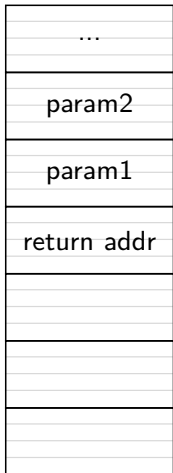
func: push ebp
      mov ebp, esp
      push ebx
      mov esp, ebp
      pop ebp
      ret
```





## Stack

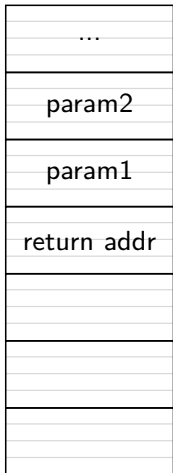
```
void kickoff(Thread* thr);
```





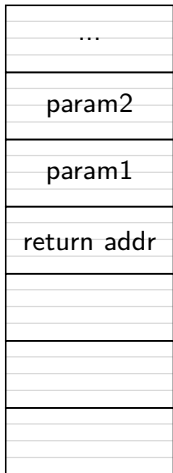
## Stack

```
void kickoff(Thread* thr);
```

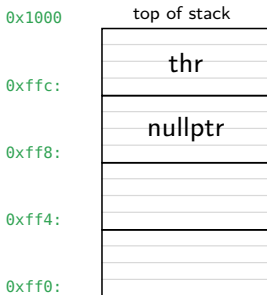




## Stack

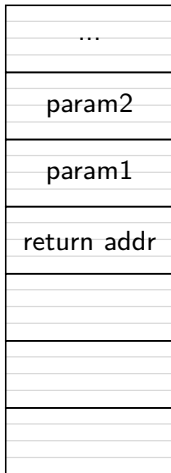


### ■ Erwartetes Stack-Layout

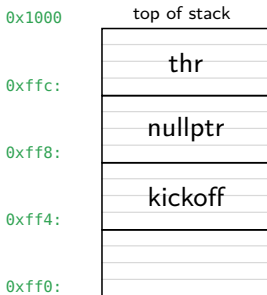




## Stack

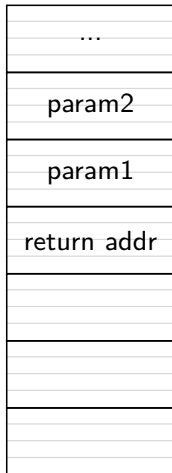


### ■ Erwartetes Stack-Layout

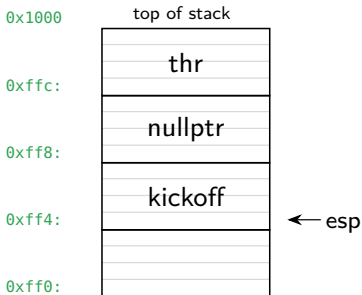




## Stack

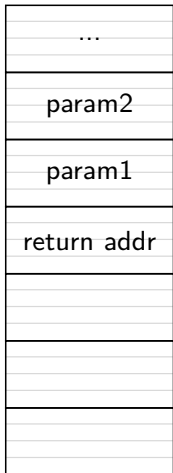


- Aufruf über ret statt call

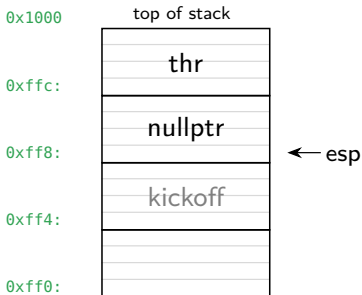




## Stack

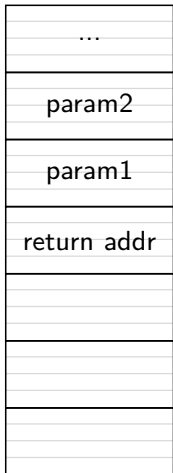


- Jetzt sind wir in kickoff

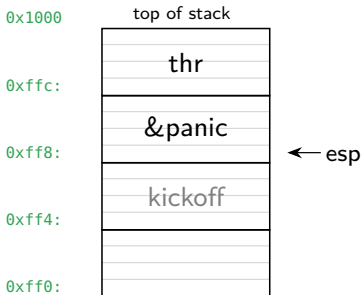


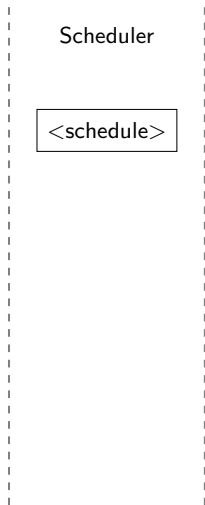


## Stack



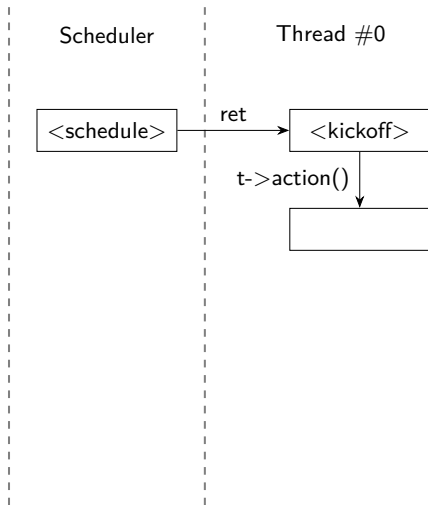
- Kein return von kickoff



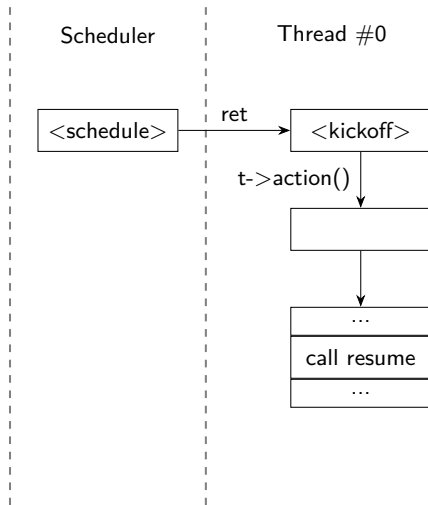


- Start des Schedulers

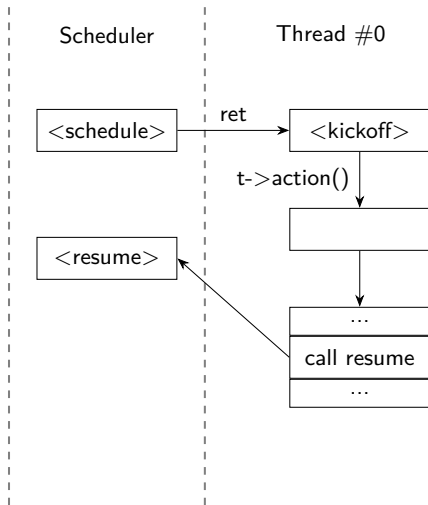


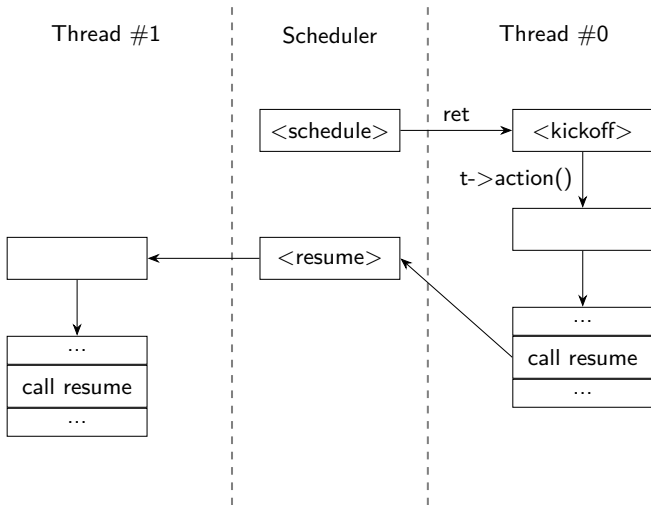


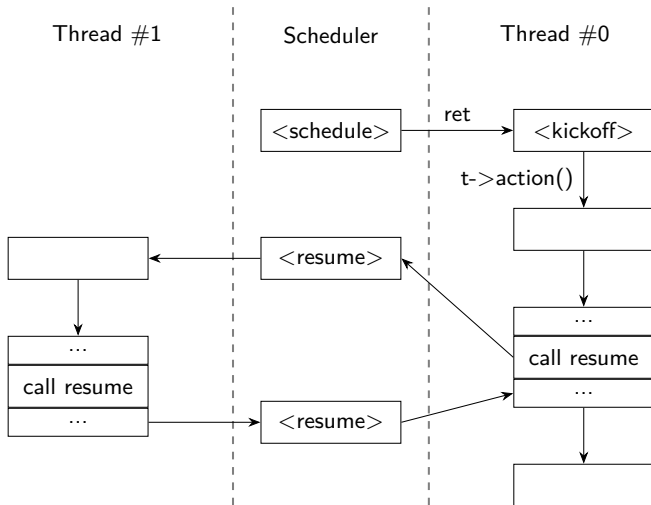
- Erster Start eines Threads



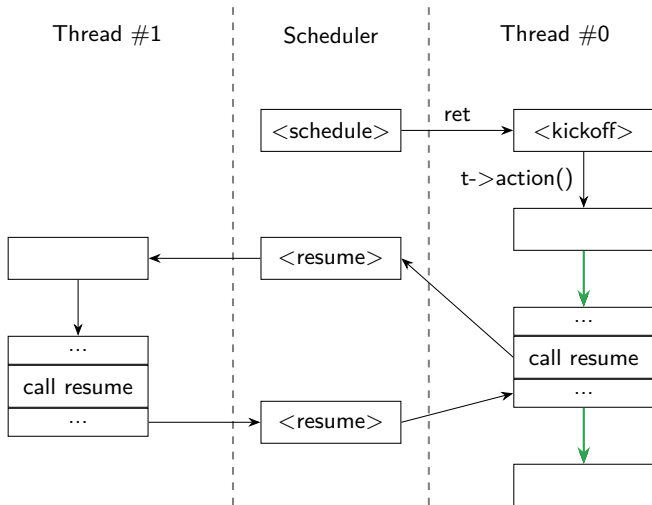
- Thread fordert selbst Scheduler an







## ■ Fortsetzung des ersten Threads



- Grün: Kontrollfluss aus Perspektive des Threads



# Implementierung



- Enthält Kontext
- `prepareContext`: Initialisiert Stack und Register (für Arithmetik `void*` auf `void**` casten)
- `kickoff`: Hilfsfunktion für ersten Start von Thread
- `go`: Startet ersten Thread auf CPU
- `resume`: Führt Kontextwechsel durch
- `action`: Ausführungscode von Thread

## Für Thread-Liste im Scheduler

Enthält `queue_link[1]`





- Wrapper um Funktionen aus Thread
- Führt Scheduler-Entscheidungen aus
- life-Pointer: Pointer auf aktiven Thread (pro CPU)
- go: Nur für ersten zu startenden Thread
- dispatch: Führt Kontextwechsel durch



- Entscheidet über nachfolgende Threads
- Verwaltet ready queue (geschützt auf  $E\frac{1}{2}$ )
- Entkopplung vom Dispatcher
- `schedule`: Startet scheduling (ein mal pro CPU)
- `ready`: Hängt Thread an ready queue
- `exit`: Erlaubt Thread sich selbst zu beenden
- `kill`: Entfernt Thread aus queue bzw. markiert als *dying*
- `resume`: Dispatched nächsten Thread aus der Queue



- Mehrere Threads erstellen, abwechselnd laufen lassen
- Ein 4096B Stack pro Thread (globale Variable)
- Klasse Application von Thread erben lassen
- **Achtung!** Top-of-Stack übergeben
  
- Am besten nach jedem Schritt testen
  1. context\_launch, context\_switch
  2. Dispatcher::go, Dispatcher::dispatch
  3. Scheduler::schedule, Scheduler::resume (**Scheduling auf  $E\frac{1}{2}$ !**)