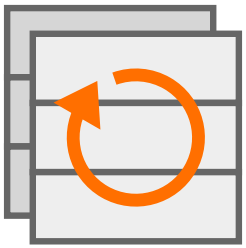


TUHH
Technische Universität Hamburg

Betriebssystembau (BSB)

VL 9 – Architekturen

Christian Dietrich

Operating System Group

SS 22 – 26. Juni 2022

Interaktion während der Veranstaltung

TUHH
Technische Universität Hamburg

- BSB ist vom "Stil" her eine **interaktive Präsenzveranstaltung**
  - Wir wollen versuchen, dieses soweit wie möglich "online" zu retten

⇝ **Synchrones** Format – Fragen und Beteiligung ist erwünscht!

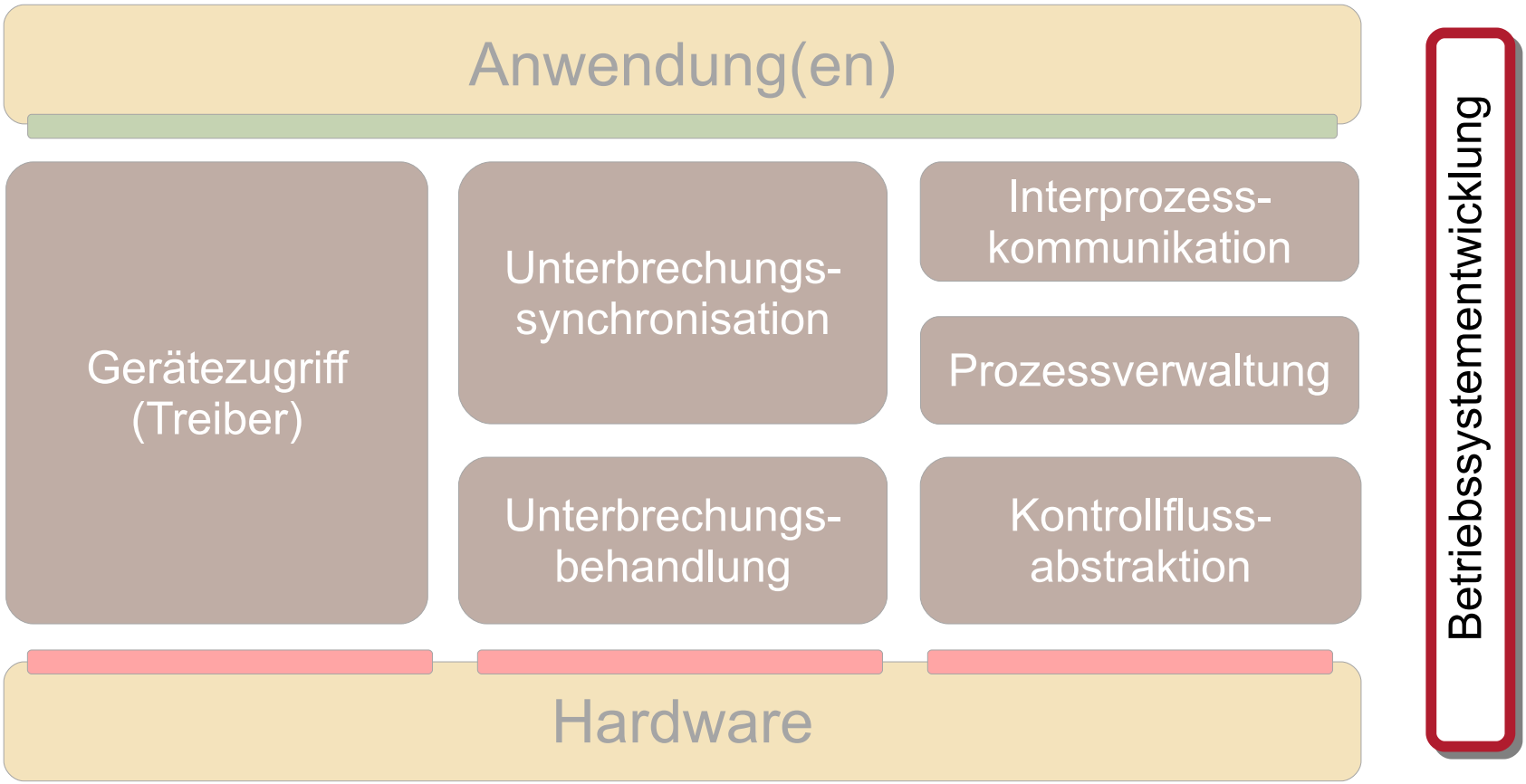
- Interaktion **während** der Veranstaltung
  - 1. „Melden“
  - 2. „Drankommen“
  - 3. Profit
- Interaktion **außerhalb** der Veranstaltung
  - Über das Stud.IP-Forum
  - **NEU**: EIM Mattermost Team: `https://communicating.tuhh.de/eim`

Aufzeichnung der Vorlesung

You are on mic!

- Auf vielfachen Studierendenwunsch:
  Veranstaltung wird aufgezeichnet
  - Wird im Anschluss über Stud.IP verfügbar gemacht
  - ⇝ Geschlossene Nutzergruppe
- Aufgezeichnet wird
  - Screencast der BBB-Session **ohne den Chat (Klarnamen)**
  - Ihre Stimme bei Fragen und Anmerkungen
  - **Durch Aktivierung Ihres Mikrofons willigen Sie dazu ein!**
- Fragen können über direkte Nachricht an mich auch anonym gestellt werden

Überblick: Einordnung dieser VL



Agenda

TUHH
Technische Universität Hamburg

Einführung
Geschichte, Mode und Trend
Zusammenfassung
Referenzen

Agenda

TUHH
Technische Universität Hamburg

Bewertungskriterien für Betriebssysteme

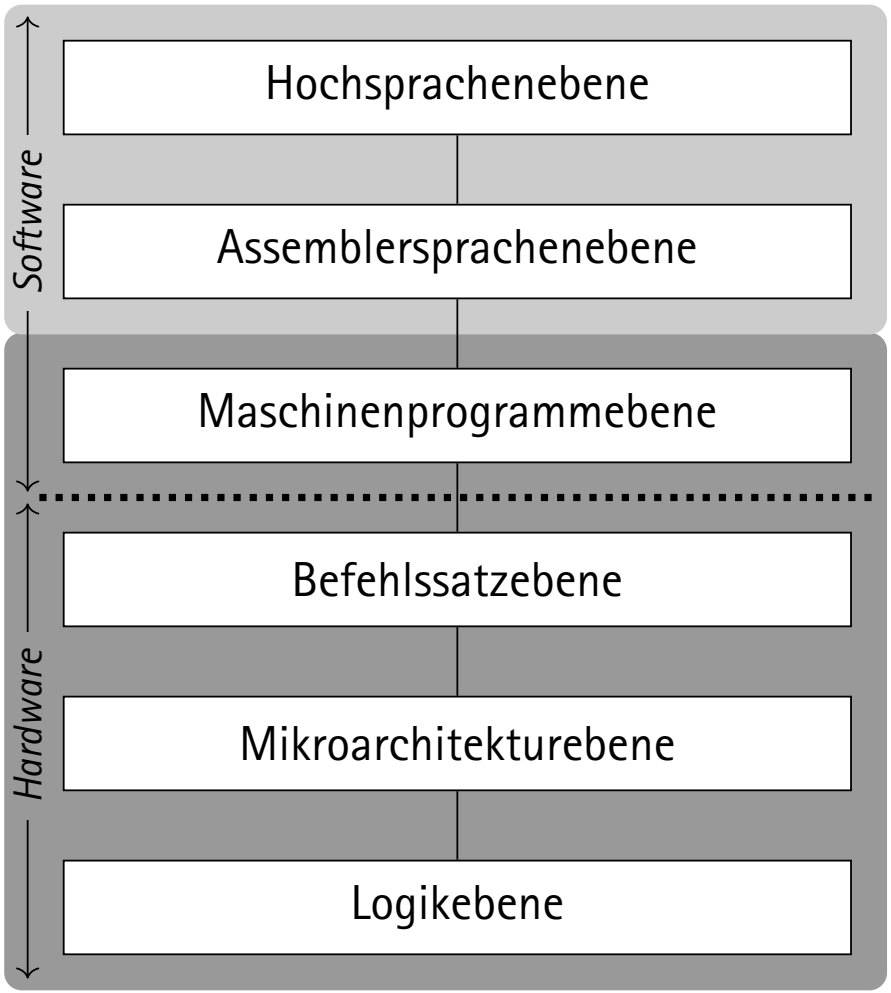
- Anwendungsorientierte Kriterien
  - **Portabilität**
  - **Erweiterbarkeit**
  - **Robustheit**
  - **Leistung**
- Technische Kriterien (Architektureigenschaften)
  - **Isolationsmechanismus**
  - **Interaktionsmechanismus**
  - **Unterbrechungsmechanismus**

Bewertungskriterien für Betriebssysteme

- Anwendungsorientierte Kriterien
  - **Portabilität**
    - *Wie unabhängig ist man von der Hardware?*
  - **Erweiterbarkeit**
    - *Wie leicht lässt sich das System erweitern (z. B. um neue Gerätetreiber)?*
  - **Robustheit**
    - *Wie stark wirken sich Fehler in Einzelteilen auf das Gesamtsystem aus?*
  - **Leistung**
    - *Wie gut ist die Hardware durch die Anwendung auslastbar?*
- Technische Kriterien (Architektureigenschaften)
  - **Isolationsmechanismus**
    - *Wie werden Anwendungen / BS-Komponenten isoliert?*
  - **Interaktionsmechanismus**
    - *Wie kommunizieren Anwendungen / BS-Komponenten miteinander?*
  - **Unterbrechungsmechanismus**
    - *Wie werden Unterbrechungen zugestellt und bearbeitet?*

Einordnung in die Systemarchitektur

Betriebssystem $\mapsto$ Teilinterpretierende Virtuelle Maschine



Übersetzung (Compiler)

Übersetzung (Assembler)
Bindung (Linker)

Teilinterpretation (Betriebssystem)

Interpretation (Mikroprogramm)

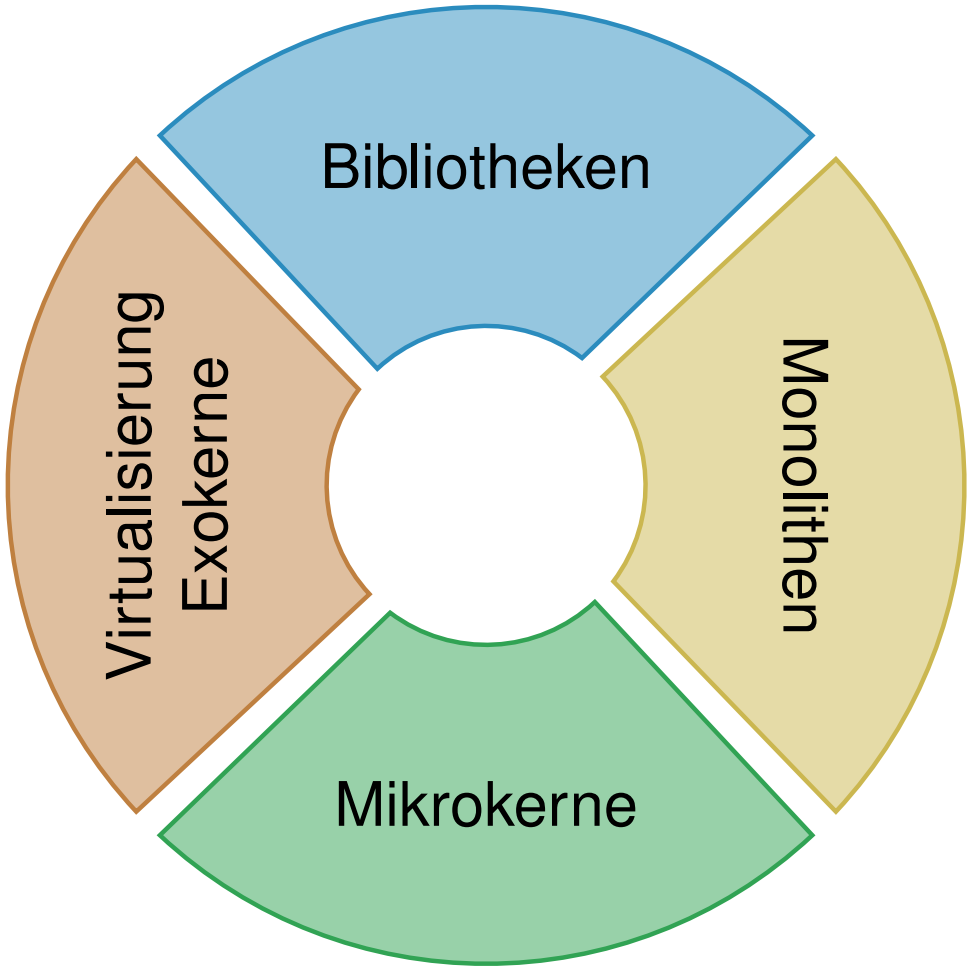
Ausführung

Paradigmen der Betriebssystementwicklung

Definition: Paradigma

Das Wort **Paradigma** [. . .] bedeutet *„Beispiel”*, *„Vorbild”*, *„Muster”* oder *„Abgrenzung”*, *„Vorurteil”*; in allgemeinerer Form auch **„Weltsicht”** oder **„Weltanschauung”**. [Wikipedia]

Paradigmen der Betriebssystementwicklung



Agenda

TUHH
Technische Universität Hamburg

Funktionsbibliotheken als einfache Infrastrukturen

1950..1965

Entstehung von Bibliotheks-Betriebssystemen

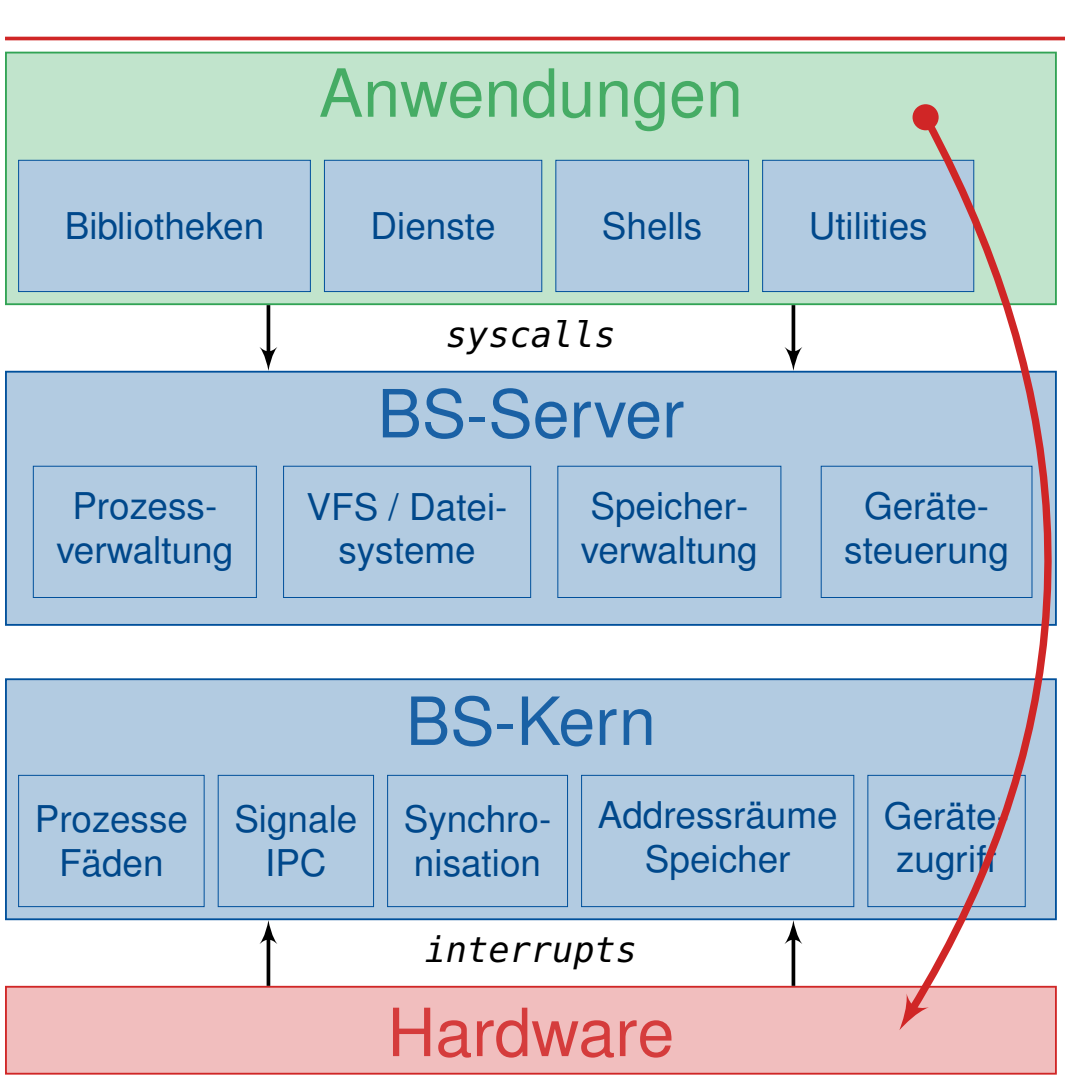
- Erste Rechnersysteme besaßen keinerlei Systemsoftware
  - Jedes Programm musste die gesamte Hardware selbst ansteuern
  - Systeme liefen Operator-gesteuert im Stapelbetrieb
    - single tasking, Lochkarten
  - Peripherie war vergleichsweise einfach
    - Seriell angesteuerter Lochkartenleser und -schreiber, Drucker, Bandlaufwerk

- Code zur Geräteansteuerung wurde in jedem Anwendungsprogramm repliziert
  - Die Folge war eine massive Verschwendung von
    - Entwicklungszeit (teuer!)
    - Übersetzungszeit (sehr teuer!)
    - Speicherplatz (teuer!)
  - außerdem eine hohe Fehleranfälligkeit

Entstehung von Bibliotheks-Betriebssystemen

- **Logische Folge:** Bibliotheks-Betriebssysteme
  - Zusammenfassung von häufig benutzen Funktionen zur Ansteuerung von Geräten in Software-Bibliotheken (*Libraries*)
    - Systemfunktionen als „normale” Subroutinen
  - Funktionen der Bibliothek waren dokumentiert und getestet
    - verringerte Entwicklungszeit (von Anwendungen)
    - verringerte Übersetzungszeit (von Anwendungen)
  - Bibliotheken konnten resident im Speicher des Rechners bleiben
    - verringerter Speicherbedarf (der Anwendungen)
    - verringerte Ladezeit (der Anwendungen)
  - Fehler konnten von Experten zentral behoben werden
    - verbesserte Zuverlässigkeit

Architektur: Bibliotheks-Betriebssysteme



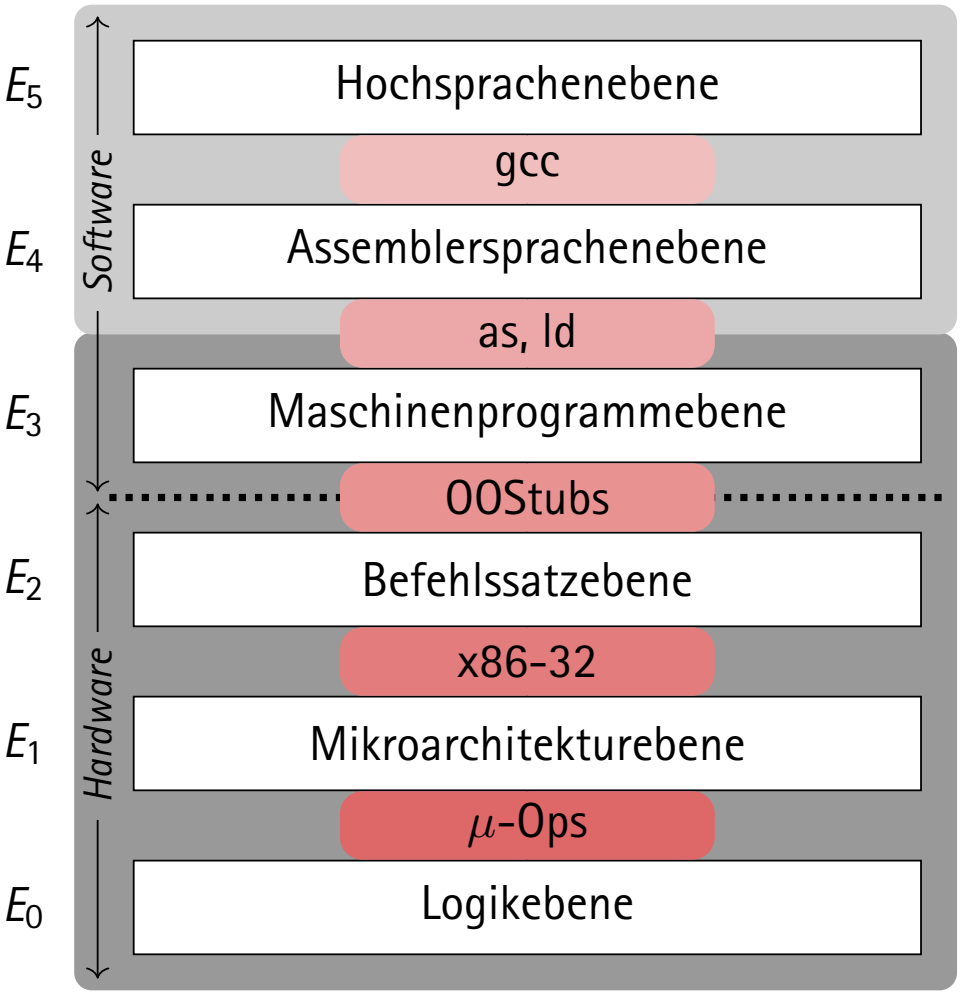
Beim **Bibliotheksbetriebssystem** läuft die Anwendung im **Systemmodus**.

So werden Systemaufrufe zu Funktionsaufrufen und die Anwendung kann direkt auf die Hardware zugreifen.

Das Betriebssystem bietet keinerlei Schutz.

Einordnung in die Systemarchitektur

Betriebssystem $\mapsto$ Teilinterpretierende Virtuelle Maschine



Übersetzung (Compiler)

Übersetzung (Assembler)
Bindung (Linker)

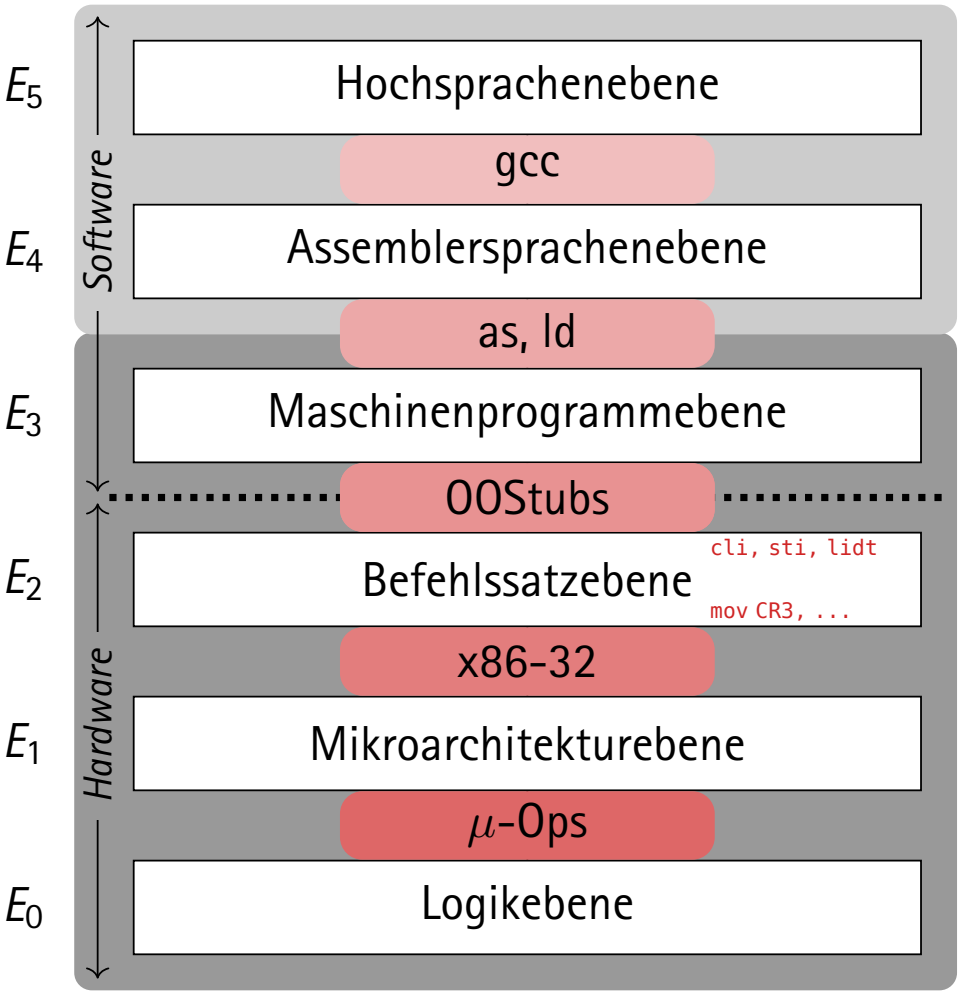
Teilinterpretation (Betriebssystem)

Interpretation (Mikroprogramm)

Ausführung

Einordnung in die Systemarchitektur

Betriebssystem $\mapsto$ Teilinterpretierende Virtuelle Maschine



Übersetzung (Compiler)

Übersetzung (Assembler)
Bindung (Linker)

Teilinterpretation (Betriebssystem)

Interpretation (Mikroprogramm)

Ausführung

Bewertung: Bibliotheks-Betriebssysteme

- Anwendungsorientierte Kriterien
  - **Portabilität** — **gering**
    - keine Standards, eigene Bibliotheken für jede Architektur
  - **Erweiterbarkeit** — **mäßig**
    - theoretisch gut, in der Praxis oft „Spaghetti-Code“
  - **Robustheit** — **sehr hoch**
    - *single tasking*, Kosten für Programmwechsel sehr hoch
  - **Leistung** — **sehr hoch**
    - direktes Operieren auf der Hardware, keine Privilegebenen
- Technische Kriterien (Architektureigenschaften)
  - **Isolationsmechanismus** — **nicht erforderlich**
    - Anwendung $\equiv$ System
  - **Interaktionsmechanismus** — **Funktionsaufrufe**
    - Betriebssystem $\equiv$ Bibiliothek
  - **Unterbrechungsmechanismus** — **oft nicht vorhanden**
    - Kommunikation mit Geräten über *polling*

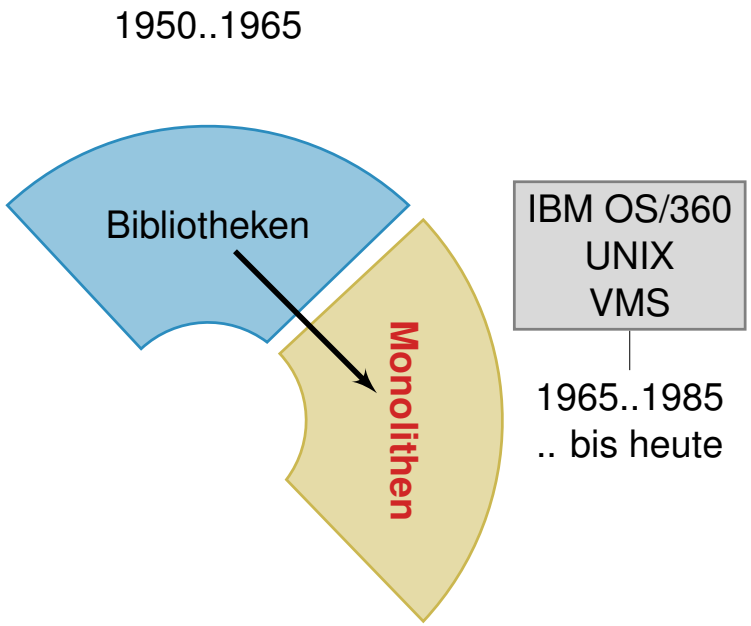
Probleme: Bibliotheks-Betriebssysteme

- Teure Hardware wird nicht optimal ausgelastet
  - Hoher Zeitaufwand beim Wechseln der Anwendung
  - Warten auf Ein-/Ausgabe verschwendet unnötig CPU-Zeit
- Organisatorische Abläufe sehr langwierig
  - Stapelbetrieb, Warteschlangen
  - von der Abgabe eines Programms bis zum Erhalt der Ergebnisse vergehen oft Tage – um dann festzustellen, dass das Programm in der ersten Zeile einen Fehler hatte...
- Keine Interaktivität möglich
  - Betrieb durch Operatoren, kein direkter Zugang zur Hardware
  - Programmabläufe nicht zur Laufzeit parametrierbar

Agenda

TUHH
Technische Universität Hamburg

Monolithen als Herrscher über das System



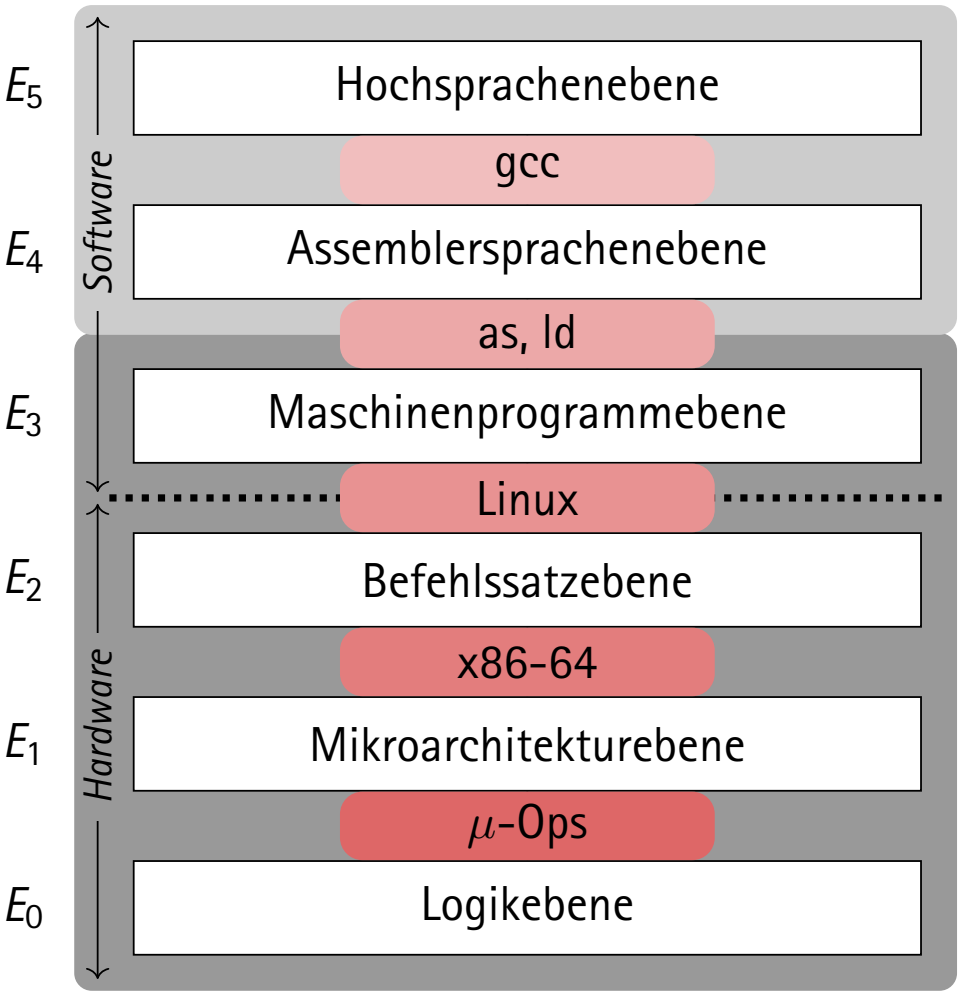
Betriebssystem-Monolithen

TUHH
Technische Universität Hamburg

- **Motivation:** Mehrprogrammbetrieb
- **Problem:** Isolation
- **Ansatz:** BS als Super-Programm, Kontrollinstanz
  - Programme laufen unter der Kontrolle des Betriebssystems
  - Dadurch erstmals (sinnvoll) Mehrprozess-Systeme realisierbar
- Einführung eines Privilegiensystems
  - Systemmodus $\longleftrightarrow$ Anwendungsmodus
  - Direkter Hardwarezugriff nur im Systemmodus
    $\leadsto$ Gerätetreiber gehören zum System
- Einführung neuer Hard- und Software-Mechansimen
  - *Traps* in den Kern
  - Kontextumschaltung und -sicherung
  - *Scheduling* der Betriebsmittel

Einordnung in die Systemarchitektur

Betriebssystem $\mapsto$ Manager Virtueller Maschinen



Übersetzung (Compiler)

Übersetzung (Assembler)
Bindung (Linker)

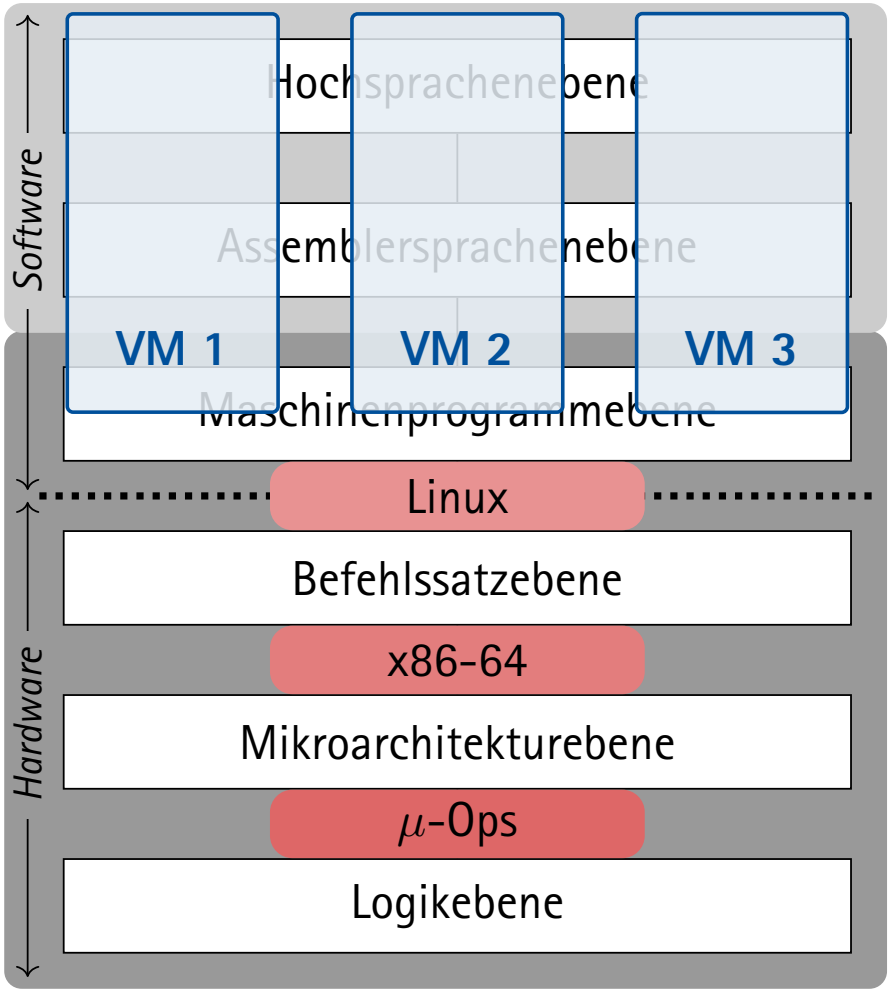
Teilinterpretation (Betriebssystem)

Interpretation (Mikroprogramm)

Ausführung

Einordnung in die Systemarchitektur

Betriebssystem $\mapsto$ Manager Virtueller Maschinen



Übersetzung (Compiler)

Übersetzung (Assembler)
Bindung (Linker)

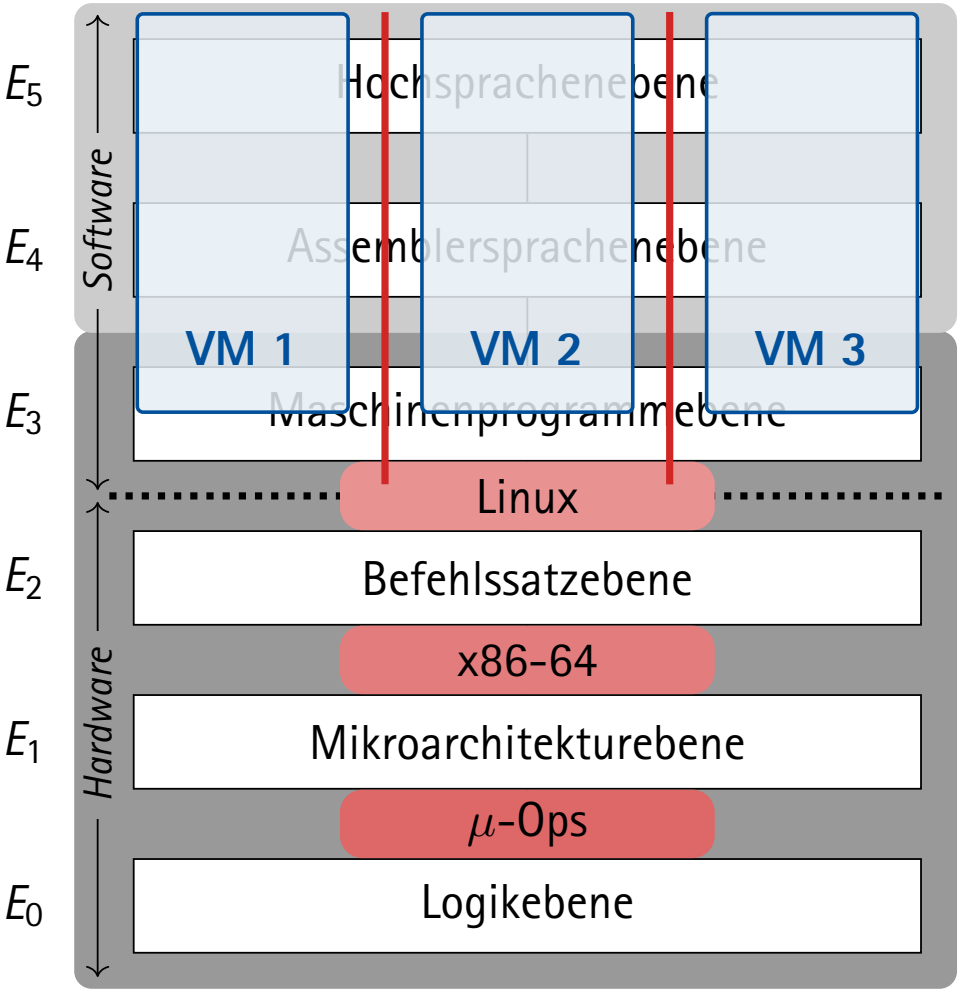
Teilinterpretation (Betriebssystem)

Interpretation (Mikroprogramm)

Ausführung

Einordnung in die Systemarchitektur

Betriebssystem $\mapsto$ Manager Virueller Maschinen

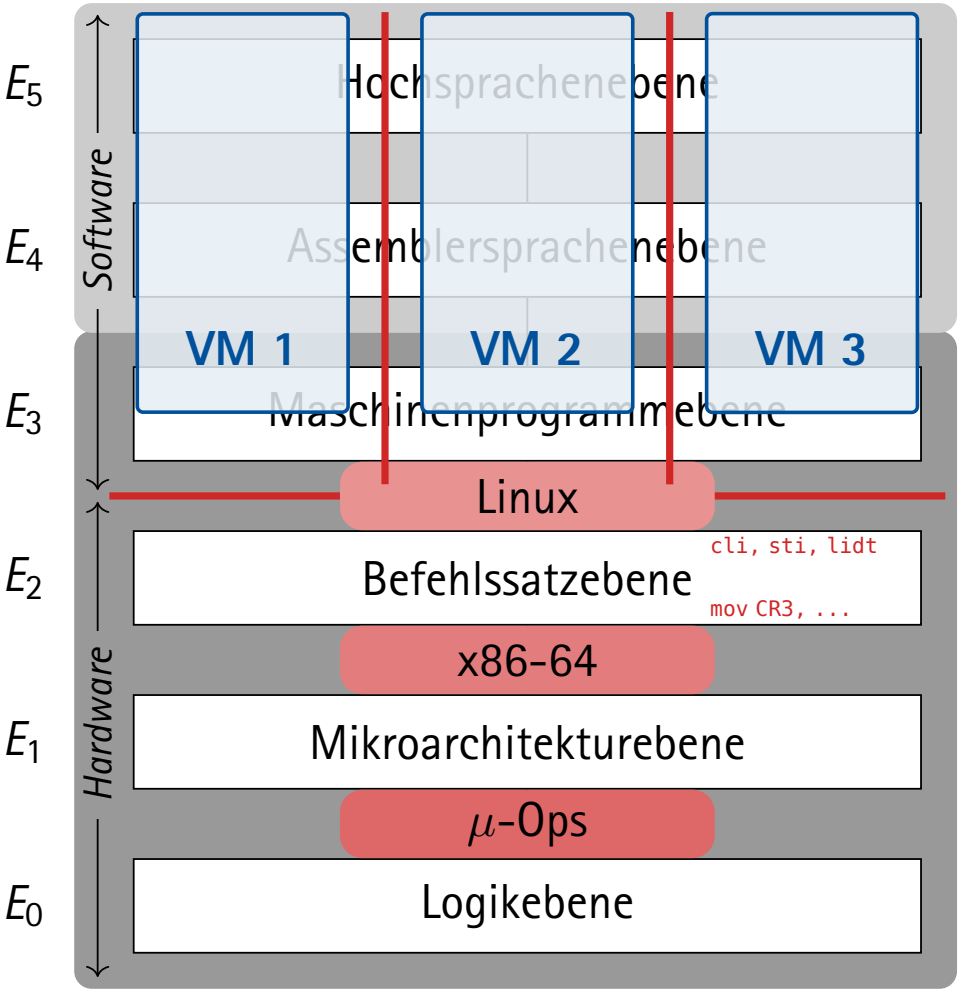


Horizontale Isolation
(zeitlich/räumlich)
unabhängiger virtueller Maschinen (Prozesse) durch IRQs, MPU/MMU (auf E_2)

Teilinterpretation (Betriebssystem)

Einordnung in die Systemarchitektur

Betriebssystem $\mapsto$ Manager Virueller Maschinen

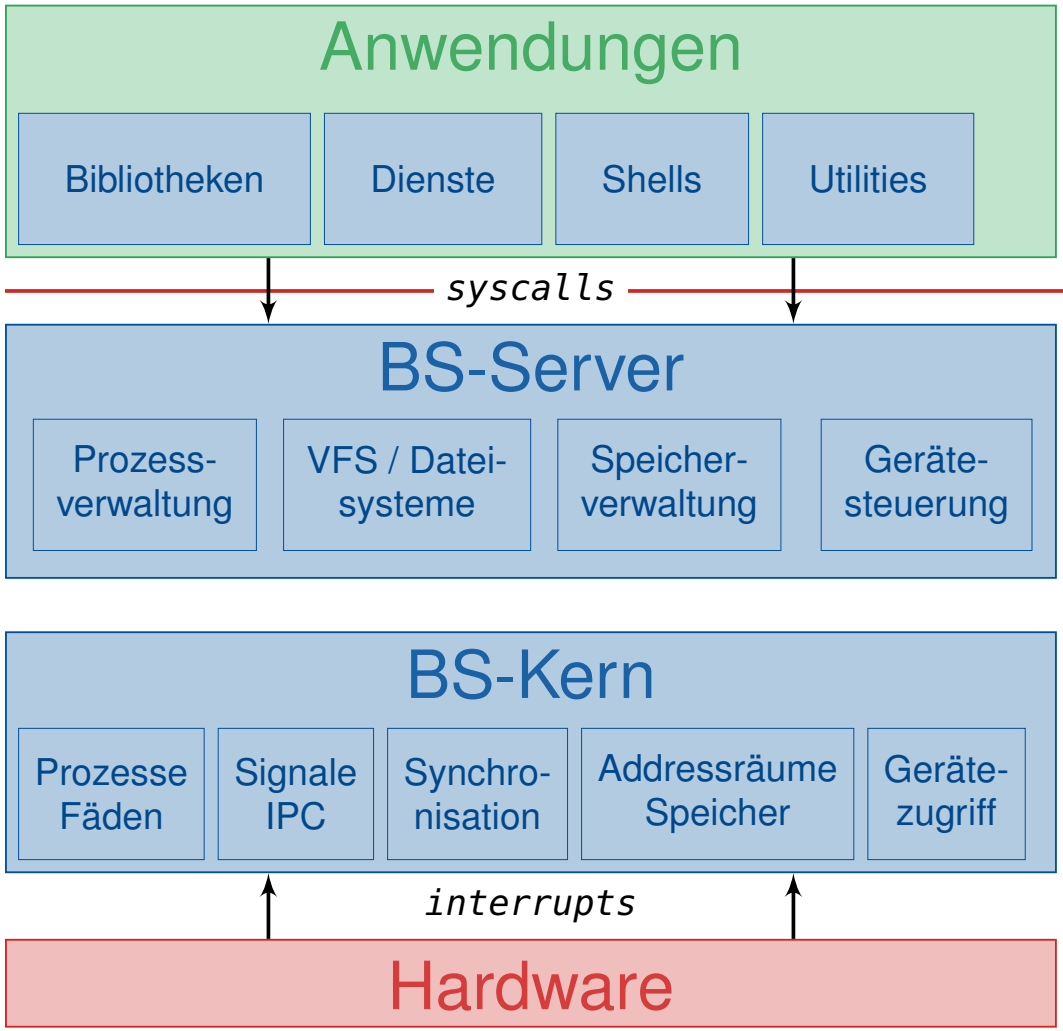


Horizontale Isolation
(zeitlich/räumlich)
unabhängiger virtueller Maschinen (Prozesse) durch IRQs, MPU/MMU (auf E_2)

Teilinterpretation (Betriebssystem)

Vertikale Isolation
(Benutzer-/Systemmodus)
durch Abschirmung der E_2-Instruktionen für die horizontale Isolation

Architektur: Monolithische Systeme



Beim **Monolithen** laufen alle Komponenten des Betriebssystems, egal wie essentiell sie sind im **Systemmodus**.

Anwendung und Betriebssystem sind voneinander isoliert. **Systemaufrufe** benötigen einen Privilegienwechsel.

Monolithische Systeme: IBM OS/360

TUHH
Technische Universität Hamburg

- Eines der ersten monolithischen Betriebssysteme
  - Ziel: gemeinsames BS für alle IBM-Großrechner
  - Leistung und Speicher der Systeme differierten aber um Zehnerpotenzen zwischen „kleinen” und „großen” 360-Systemen
- Diverse Konfigurationen
  - PCP (Primary Control Program) 1965
    - Einprozessbetrieb, kleine Systeme
  - MFT (Multiprogramming with Fixed number of Tasks) 1966
    - mittlere Systeme (256 kB RAM)
    - feste Speicherpartitionierung zwischen Prozessen, feste Anzahl an Tasks
  - MVT (Multiprogramming with Variable number of Tasks): 1967
    - high end
    - Paging, optional Time Sharing Option (TSO) für interaktive Nutzung

Monolithische Systeme: IBM OS/360

IBM 360/20 im Deutschen Museum, München (Ben Franske, 2006, CC BY 2.5)

Monolithische Systeme: IBM OS/360

TUHH
Technische Universität Hamburg

- Richtungsweisende Konzepte
  - Hierarchisches Dateisystem
  - Prozesse können Unterprozesse erzeugen
  - Familienansatz: MFT und MVT sind von API und ABI her kompatibel
- Große Probleme bei der Entwicklung
  - Fred Brooks: „The Mythical Man-Month” [3] lesenswert!
  - Problem der Konzeptuellen Integrität
    - Separation von Architektur und Implementierung war schwierig
  - „Second System Effect”
    - Entwickler wollten die „eierlegende Wollmilchsau” bauen
  - Zu komplexe Abhängigkeiten zwischen Komponenten des Systems
    - Ab einer gewissen Codegröße blieb die Anzahl der Fehler konstant

⇝ Geburt der **Softwaretechnik**

Monolithische Systeme: Bell Labs/AT&T UNIX

- Ziel: Mehrprogrammbetrieb auf „kleinen” Computern
  - Entwicklung seit Anfang der 70er Jahre
    - Kernelgröße im Jahr 1979 (7th Edition Unix, PDP11): ca. 50kB
  - von ursprünglich 2-3 Entwicklern geschrieben
    - überschaubar und handhabbar, ca. 10.000 Zeilen Quelltext
- Neu: Portabilität durch Hochsprache
  - **C** als domänenspezifische Sprache für Systemsoftware
  - UNIX wurde mit den Jahren auf nahezu jede Plattform portiert
- Weitere richtungsweisende Konzepte:
  - alles ist eine Datei, dargestellt als ein Strom von Bytes
  - komplexe Prozesse werden aus einfachen Programmen komponiert
    - Konzept der Pipe, Datenflussparadigma

Monolithische Systeme: Bell Labs/AT&T UNIX

Monolithische Systeme: Bell Labs/AT&T UNIX

- Weitere Entwicklung von UNIX erfolgte stürmisch
  - Systeme mit großem Adressraum (VAX, RISC)
  - Der Kernel ist „mit gewachsen” (System III, System V, BSD)
    - ohne wesentliche Strukturänderungen
  - Immer mehr komplexe Subsysteme wurden integriert
    - TCP/IP ist ungefähr so umfangreich wie der Rest des Kernels
- Linux orientiert(e) sich an der Struktur von System V
- UNIX war und ist einflussreich im akademischen Bereich durch frühe „Open Source”-Politik der Bell Labs
  - Viele Portierungen und Varianten entstanden
    - oftmals parallel zu Hardwareentwicklungen
  - In der akademischen Welt wurde UNIX zum Referenzsystem
    - Ausgleichspunkt und Vergleichssystem für alle neueren Ansätze

Bewertung: Betriebssystem-Monolithen

- Anwendungsorientierte Kriterien
  - **Portabilität** **hoch**
    - dank „C” kann und konnte UNIX einfach portiert werden
  - **Erweiterbarkeit** **mäßig**
    - von Neukompilierung $\rightsquigarrow$ Modulkonzept
  - **Robustheit** **mäßig**
    - Anwendungen isoliert, nicht jedoch BS-Komponenten (Treiber!)
  - **Leistung** **hoch**
    - Nur Betreten / Verlassen des Kerns ist teuer
- Technische Kriterien (Architektureigenschaften)
  - **Isolationsmechanismus** **Privilegebenen, Addressräume**
    - Pro Anwendung ein Addressraum, Kern läuft auf Systemebene
  - **Interaktionsmechanismus** **Funktionsaufrufe, Traps**
    - Anwendung $\rightarrow$ Kern durch *Traps*, innerhalb des Kerns durch `call` / `ret`
  - **Unterbrechungsmechanismus** **Bearbeitung im Kern**
    - interne Unterteilung in UNIX: *bottom half*, *top half*

Probleme: Betriebssystem-Monolithen

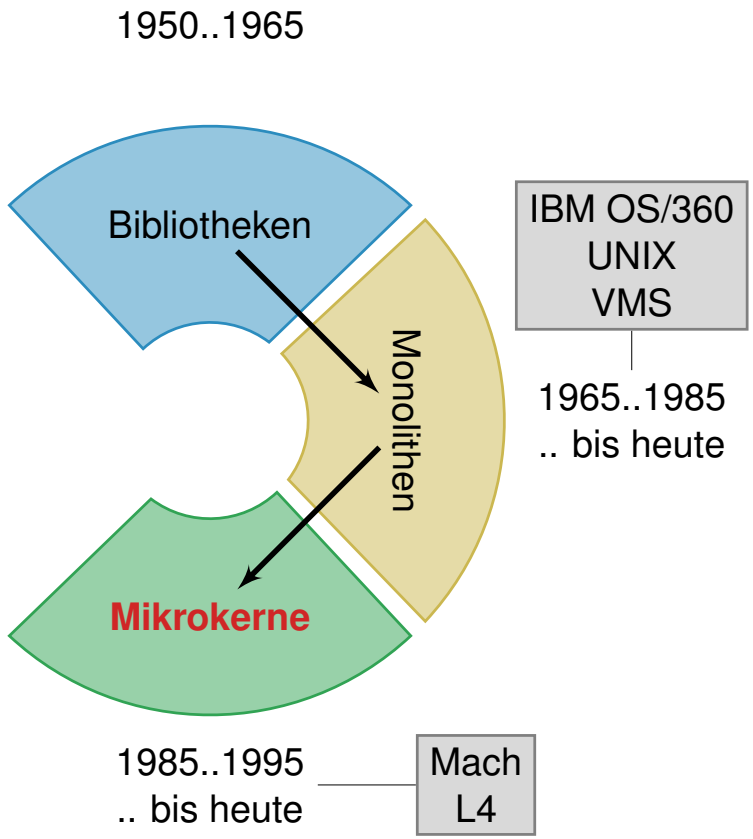
TUHH
Technische Universität Hamburg

- Monolithen sind schwer handhabbar
  - Hinzufügen oder Abändern von Funktionalität betrifft oft mehr Module, als der Entwickler vorhergesehen hat
- Eingeschränkte Synchronisationsmechanismen
  - Oft nur ein „Big Kernel Lock”, d. h. nur ein Prozess kann zur selben Zeit im Kernmodus ausgeführt werden, alle anderen warten
  - Insbesondere bei Mehrprozessor-Systemen leistungsreduzierend
- Gemeinsamer Adressraum aller Kernkomponenten
  - Sicherheitsprobleme in einer Komponente (z.B. buffer overflow) führen zur Kompromittierung des gesamten Systems
  - Viele Komponenten laufen überflüssigerweise im Systemmodus
  - Komplexität und Anzahl von Treibern hat extrem zugenommen

Agenda

TUHH
Technische Universität Hamburg

Mikrokerne als Reduktion auf das Notwendige



Mikrokern-Betriebssysteme

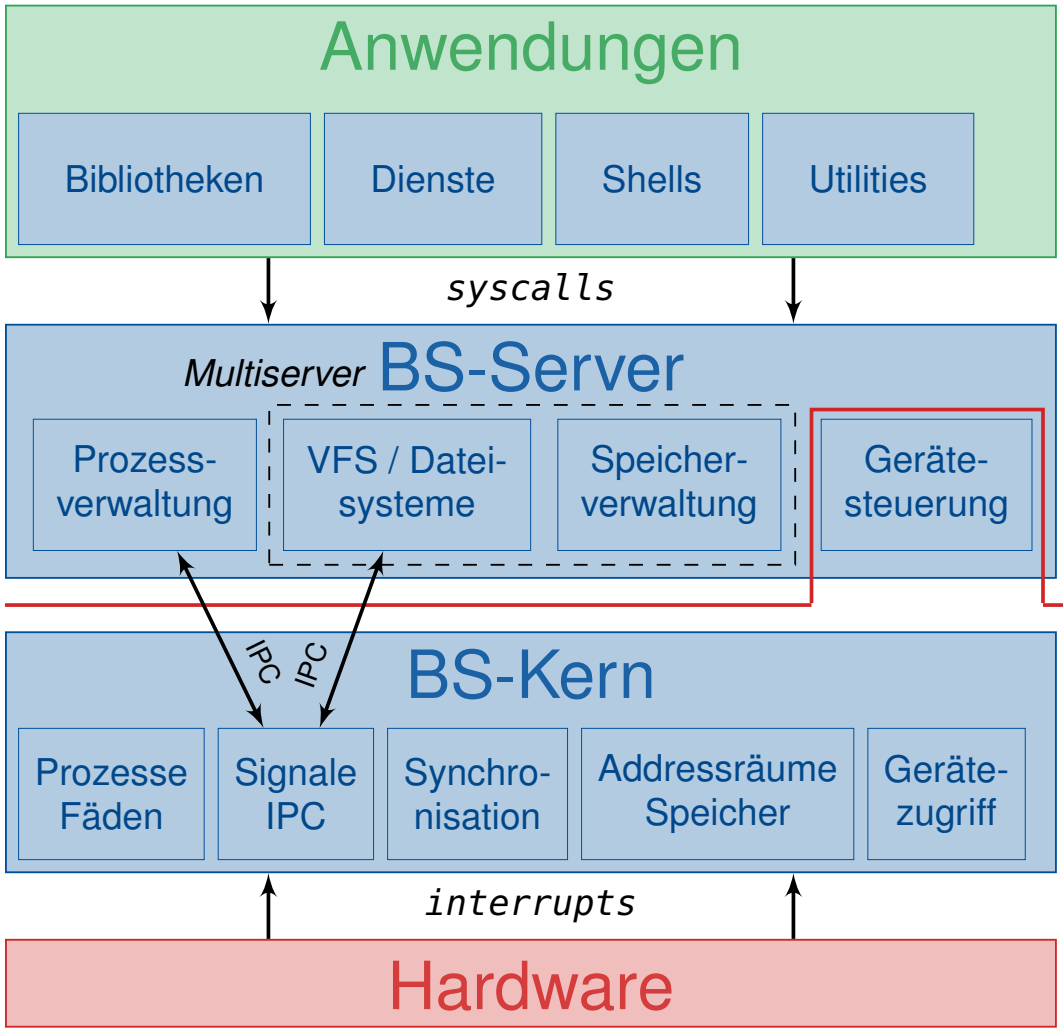
TUHH
Technische Universität Hamburg

- Ziel: Reduktion der Trusted Computing Base (TCB)
  - Minimierung der im privilegierten Modus ablaufenden Funktionalität
  - BS-Komponenten als Server-Prozesse im nichtprivilegierten Modus
  - Interaktion über Nachrichten (IPC, *Inter Process Communication*)
- Prinzip des geringsten Privilegs
  - Systemkomponenten müssen nur so viele Privilegien besitzen, wie zur Ausführung ihrer Aufgabe erforderlich sind
    - z.B. Treiber: Zugriff auf spezielle IO-Register, nicht auf die gesamte HW
  - Nur der Mikrokern läuft im Systemmodus
- Geringere Codegröße
  - L4: 10 kloc C++ $\longleftrightarrow$ Linux: 1 Mloc C (ohne Treiber)
  - Ermöglicht Ansätze zur formalen Verifikation des Mikrokerns [6]

Mikrokerne erster Generation: CMU Mach [1]

- **Ziel:** Reduktion der TCB
- **Ziel:** Schaffung eines extrem portablen Systems
- **Ziel:** Verbesserung der Unix-Konzepte
  - Neue Kommunikationsmechanismen via IPC und Ports
    - Ports sind sichere IPC-Kommunikationskanäle
    - IPC ist optional netzwerktransparent: Unterstützung für verteilte Systeme
  - Parallele Aktivitäten innerhalb eines Prozessadressraums
    - Unterstützung für Fäden $\rightsquigarrow$ neuer Prozessbegriff als „Container”
    - Bessere Unterstützung für Mehrprozessorsysteme
  - Unterstützung „fremder” Systemschnittstellen durch Personalities
- Ausgangspunkt: BSD UNIX
  - Schrittweise Separation der Funktionalität, die nicht im privilegierten Modus laufen muss in Benutzermodus-Prozesse
  - Anbindung über Ports und IPC

Architektur: Mikrokerne erster Generation



Die **Erweiterungsdienste** laufen als normale Prozesse und kommunizieren per IPC miteinander.

Zunächst Gerätetreiber weiterhin im Systemmodus.

Beim **Mikrokern** arbeitet der Kern im **Systemmodus**.

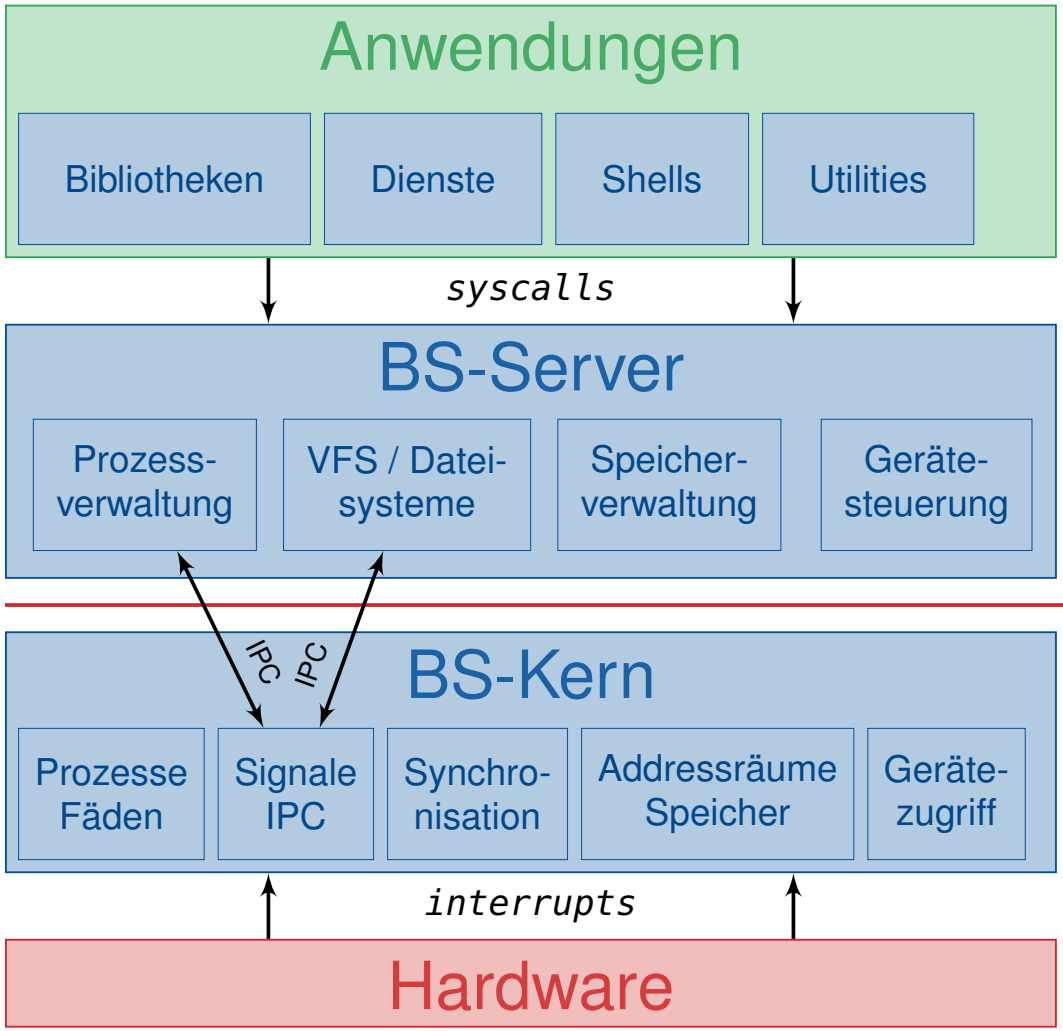
Probleme: Mikrokerne erster Generation

- Probleme von Mach
  - hoher Overhead für IPC-Operationen
    - Systemaufrufe Faktor 10 langsamer gegenüber monolithischem Kern
  - Immer noch viel zu große Code-Basis
    - Gerätetreiber und Rechteverwaltung für IPC im Mikrokern
    - $\leadsto$ die eigentlichen Probleme nicht gelöst!
  - Führte zu schlechtem Ruf von Mikrokernen allgemein
    - Einsetzbarkeit in der Praxis wurde bezweifelt
- Die Mikrokern-Idee galt Mitte der 90er Jahre als tot
  - Praktischer Einsatz von Mach erfolgte nur in hybriden Systemen
    - Separat entwickelte Komponenten für Mikrokern und Server
    - Kolokation der Komponenten in einem Adressraum,
      Ersetzen von in-kernel IPC durch Funktionsaufrufe
  - Bekanntestes Beispiel: Apple OS X $\mapsto$ Mach 3 Mikrokern + FreeBSD

Mikrokerne zweiter Generation: L4 [5, 7]

- **Ziel:** Mikrokern, diesmal aber richtig!
  - Verzicht auf Sekundärziele: Portabilität, Netzwerktransparenz, ...
- **Ansatz:** Reduktion auf das Notwendigste
  - Ein Konzept wird nur dann innerhalb des Mikrokerns toleriert, wenn seine Auslagerung die Implementierung verhindern würde.
  - synchroner IPC, Kontextwechsel, CPU Scheduler, Adressräume
- **Ansatz:** Gezielte Beschleunigung
  - fast IPCs durch Parameterübergabe in Registern
  - Gezielte Reduktion der Cache-Load (durch sehr kleinen Kern)
- Viele von Mikrokernen der 1. Generation noch im Systemmodus implementierte Funktionalität ausgelagert
  - z. B. Überprüfung von IPC-Kommunikationsrechten
  - vor allem aber: Treiber

Architektur: Mikrokerne zweiter Generation



Die **Erweiterungsdienste** laufen als normale Prozesse und kommunizieren per IPC miteinander.

Beim **Mikrokern** arbeitet nur der **minimale** Kern im **Systemmodus**.

Bewertung: Mikrokern-Betriebssysteme

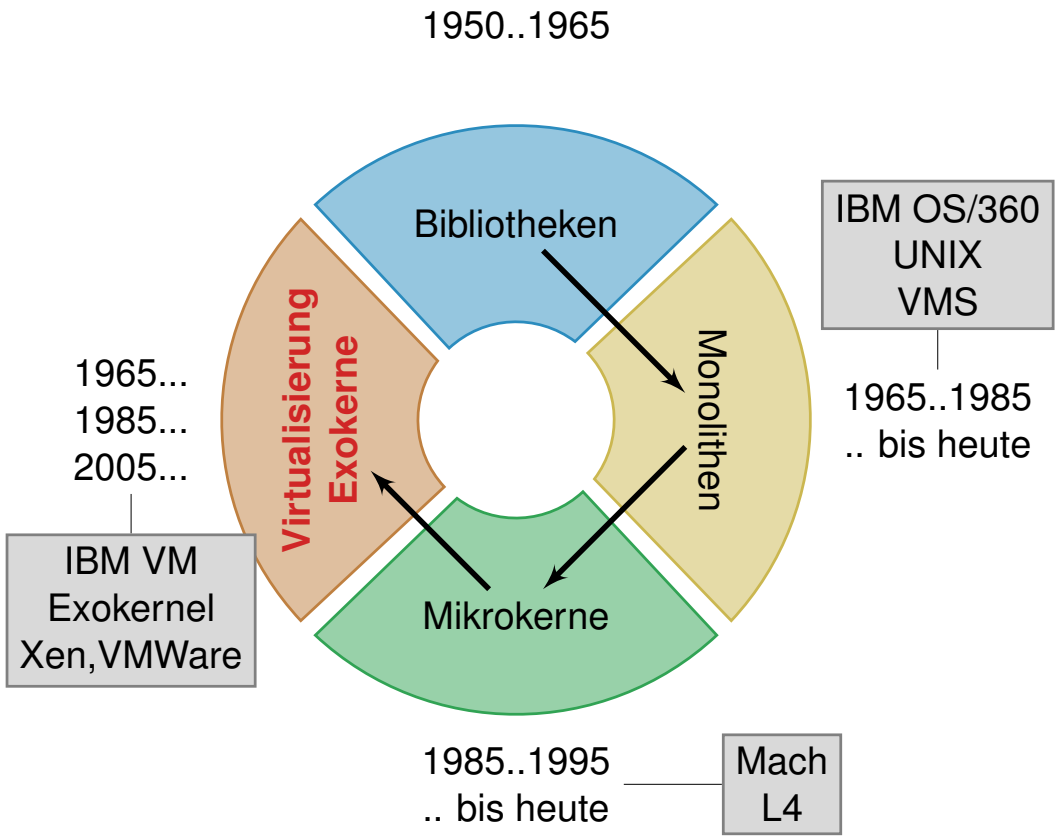
- Anwendungsorientierte Kriterien
  - **Portabilität** — **mäßig**
    - ursprünglich rein in Assembler, aktuell in C++ entwickelt
  - **Erweiterbarkeit** — **sehr hoch**
    - durch neue Server im Benutzermodus, auch zur Laufzeit
  - **Robustheit** — **sehr hoch**
    - durch strikte Isolierung
  - **Leistung** — **mäßig – gut**
    - IPC-Performance ist **der** kritische Faktor
- Technische Kriterien (Architektureigenschaften)
  - **Isolationsmechanismus** — **Addressräume**
    - Ein Addressraum pro Anwendung,
      ein Addressraum pro Systemkomponente
  - **Interaktionsmechanismus** — **IPC**
    - Anwendungen und Systemkomponenten interagieren über Nachrichten
  - **Unterbrechungsmechanismus** — **IPC an Server-Prozess**
    - Unterbrechungsbehandlung erfolgt durch Faden im Benutzermodus

Agenda

TUHH
Technische Universität Hamburg

Überblick: Paradigmen

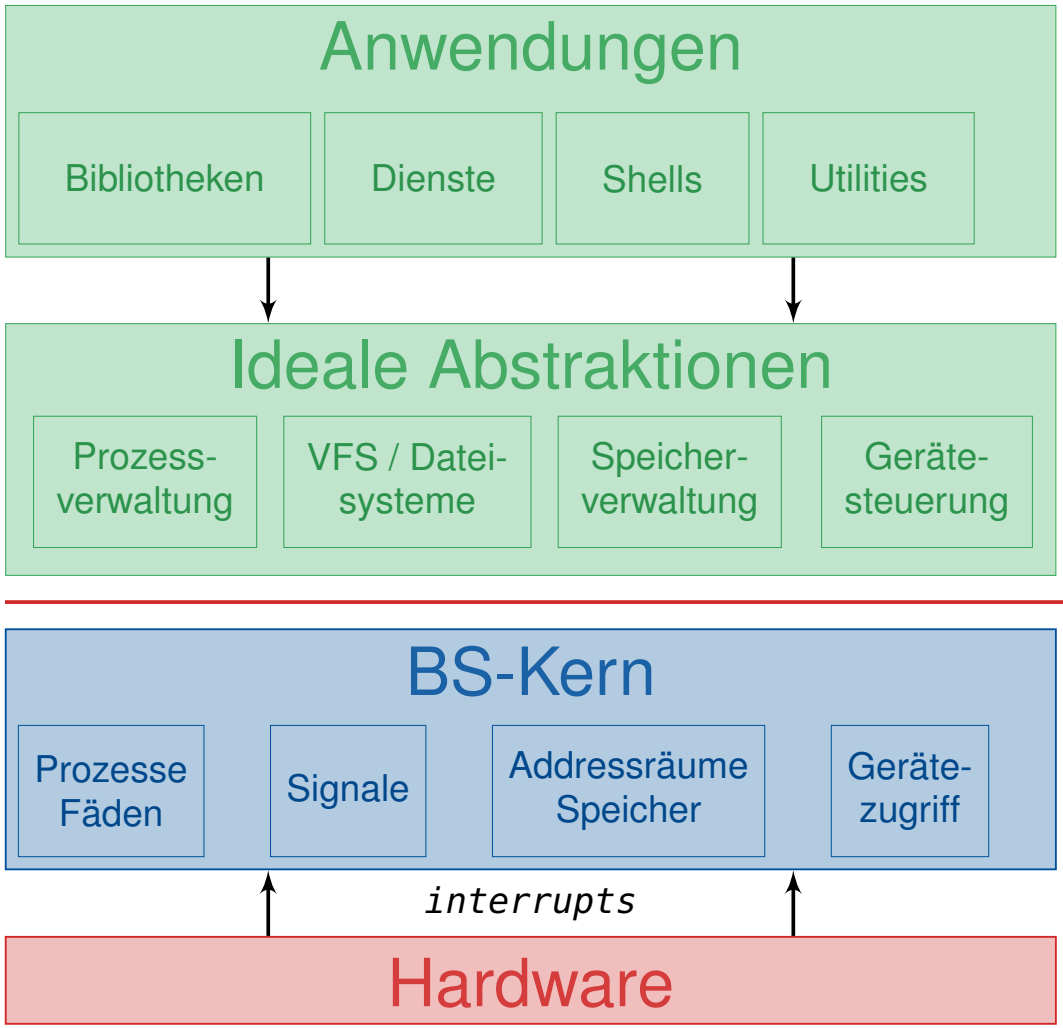
Exokerne und Virtualisierung als weitere Reduktion



Exokern-Betriebssysteme: MIT exokernel[4]

- Ziel: Leistungsverbesserung durch Reduktion
  - Entfernung von Abstraktionsebenen
  - Implementierung von Strategien (z.B. Scheduling) in der Anwendung
- Extrem kleiner Kern, dieser Implementiert nur
  - Schutz
  - Multiplexing von Ressourcen (CPU, Speicher, Disk-Blöcke, ...)
- Trennung von Schutz und Verwaltung der Ressourcen!
  - Keine Implementierung von IPC-Mechanismen (Mikrokerne) oder weiterer Abstraktionen (Monolithen)
  - Anwendungen können die *für sie* idealen Abstraktionen, Komponenten und Strategien verwenden

Architektur: Exokern-Betriebssysteme



Die **Anwendung** bringt ihre ideale Abstraktionen selbst mit.

Beispiel: Exokern bietet Festplattenblöcke an, Anwendung schafft sich Dateisystemabstraktion in einer libUNIX.

Beim **Exokern** bietet nur Schutz und Hardware-Multiplexing.

Bewertung: Exokern-Betriebssysteme

TUHH
Technische Universität Hamburg

- Anwendungsorientierte Kriterien
  - **Portabilität** — **sehr hoch**
    - Exokerne sind sehr klein
  - **Erweiterbarkeit** — **sehr hoch**
    - aber auch erforderlich! – der Exokern stellt kaum Funktionalität bereit
  - **Robustheit** — **gut**
    - Schutz wird durch den Exokern bereitsgestellt
  - **Leistung** — **sehr gut**
    - Anwendungen operieren nahe an der Hardware, wenige Abstraktionsebenen
- Technische Kriterien (Architektureigenschaften)
  - **Isolationsmechanismus** — **Addressräume**
    - Ein Addressraum pro Anwendung
      + von ihr gebrauchter Systemkomponenten
  - **Interaktionsmechanismus** — **nicht vorgegeben**
    - wird von der Anwendung bestimmt
  - **Unterbrechungsmechanismus** — **nicht vorgegeben**
    - Exokern verhindert nur die Monopolisierung der CPU

Probleme: Exokern-Betriebssysteme

TUHH
Technische Universität Hamburg

- Exokernel sind nicht als Basis für die Verwendung mit beliebigen „legacy”-Anwendungen geeignet
- Anwendungen haben volle Kontrolle über Abstraktionen
  - müssen diese aber auch implementieren
  - hohe Anforderungen an Anwendungsentwickler
- Definition von Exokern-Schnittstellen ist schwierig
  - Bereitstellung adäquater Schnittstellen zur System-Hardware
  - Genaue Abwägung zwischen Mächtigkeit, Minimalismus und ausreichendem Schutz
- Bisher kein Einsatz in Produktionssystemen
  - Es existieren lediglich einige *proof-of-concept-Systeme*
  - Viele Fragen der Entwicklung von BS-Bibliotheken noch offen

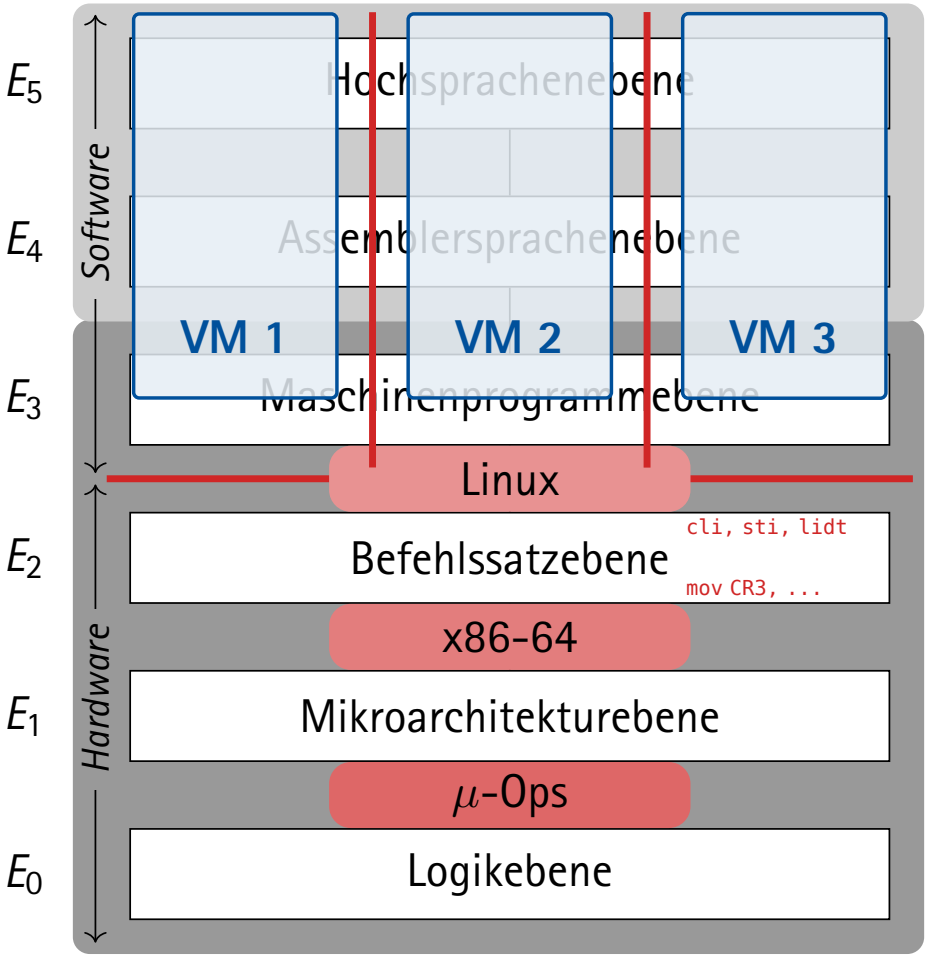
Virtualisierung[11]

TUHH
Technische Universität Hamburg

- Ziel: Isolation und Multiplexing
  unterhalb der Systemebene
- Ansatz: Virtual Machine Monitor (VMM) / Hypervisor
  - Softwarekomponente, läuft direkt auf der Hardware
  - stellt Abstraktion Virtual Maschine (VM) zur Verfügung
- VM simuliert die gesamten Hardware-Ressourcen
  - Prozessoren, Speicher, Festplatten, Netzwerkkarten, ...
  - Container für beliebige Betriebssysteme nebst Anwendungen
- Vergleich zu Exokernen
  - gröbere Granularität der zugeteilten Ressourcen
    - z.B. gesamte Festplattenpartition vs. einzelne Blöcke
  - „brute force” Ansatz
    - Multiplexen ganzer Rechner statt einzelner Betriebsmittel
  - Anwendungen (und BS) brauchen nicht angepasst werden

Einordnung in die Systemarchitektur

Betriebssystem $\mapsto$ Manager Virtueller Maschinen



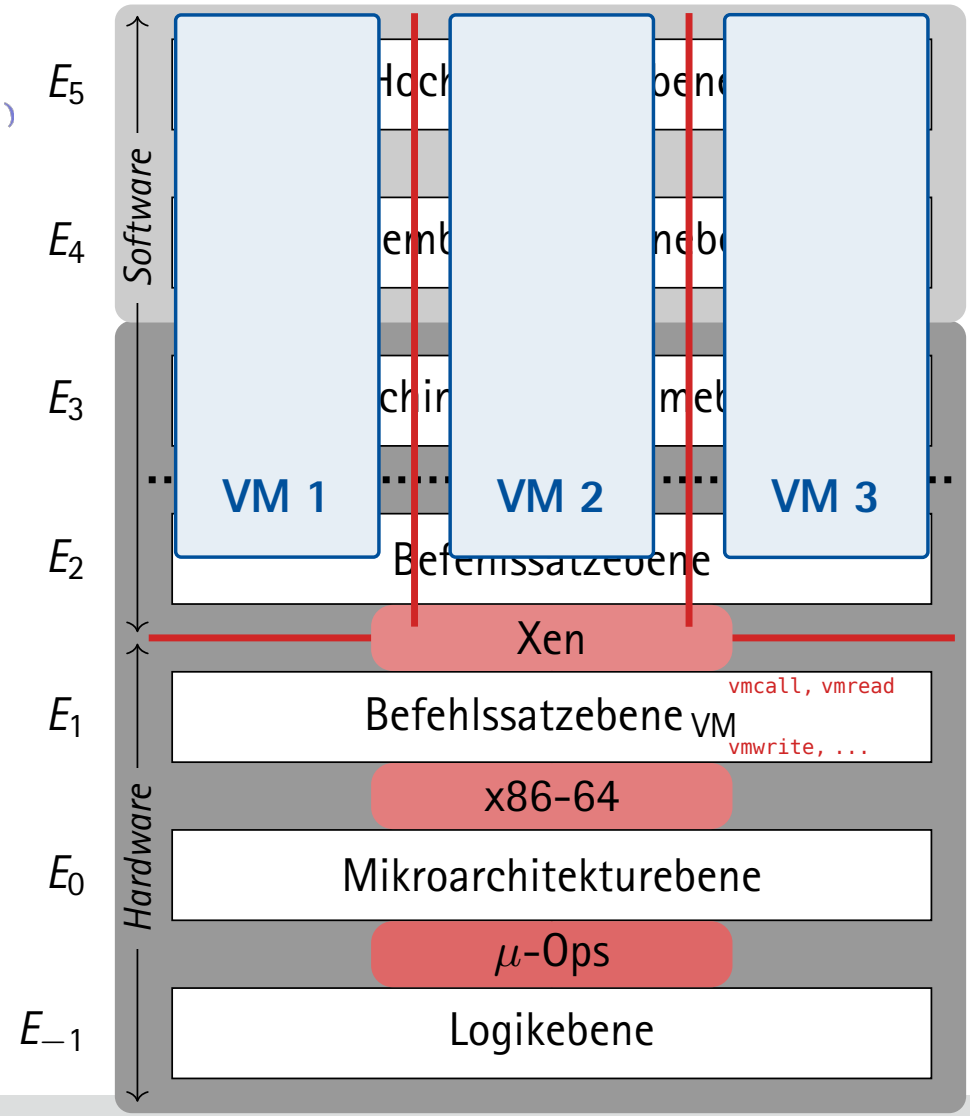
Horizontale Isolation
(zeitlich/räumlich)
unabhängiger virtueller Maschinen (Prozesse) durch IRQs, MPU/MMU (auf E_2)

Teilinterpretation (Betriebssystem)

Vertikale Isolation
(Benutzer-/Systemmodus)
durch Abschirmung der E_2-Instruktionen für die horizontale Isolation

Einordnung in die Systemarchitektur

~~Betriebssystem~~ VMM $\mapsto$ Manager Virtueller Maschinen



Horizontale Isolation
(zeitlich/räumlich)
unabhängiger virtueller E_2-Maschinen (VMs) durch IRQs, MMU und VT-Befehle (auf E_1)

Teilinterpretation (Betriebssystem)

Teilinterpretation (VMM)

Vertikale Isolation
(VM-/Hypervisormodus)
durch Abschirmung der E_1-Instruktionen (VT-Befehle) zur Beeinflussung virtueller Maschinen

Virtualisierung: Beispiel IBM VM/370 (1972)

- Für IBM 360-Großrechner existierten mehrere Betriebssysteme
  - DOS/360, MVS: Stapel-orientierte Bibliotheks-Betriebssysteme
  - OS/360: Midrange Server-System
  - TSS/360: Interaktives Mehrbenutzersystem mit Time-Sharing
  - Kundenspezifische Entwicklungen
- Problem: wie kann man Anwendungen für all diese Systeme *gleichzeitig* verwenden?
  - Hardware war teuer (Millionen von USD)
- Entwicklung der ersten Systemvirtualisierung „VM” durch Kombination aus Emulation und Hardware-Unterstützung
  - Harte Partionierung der Betriebsmittel
  - Gleichzeitiger Betrieb von stapelverarbeitenden und interaktiven Betriebssystemen wurde ermöglicht

Virtualisierung von PCs: Beispiele VMWare, Xen (2003)[2]

- Ausgangslange: Problematik wie bei IBM in den 60er Jahren
  - Hardware wird immer leistungsfähiger – wohin mit den Resourcen?
  - Ablauf mehrerer Betriebssystem-Instanzen gleichzeitig
  - Serverkonsolidierung, Kompatibilität zu Anwendungen
- Problem: IA-32 ist eigentlich nicht virtualisierbar
  - Virtualisierungskriterien von Popek und Goldberg [9] sind nicht erfüllt
  - Insbesondere: Äquivalenzanforderung – nicht alle Ring 0 Befehle trappen bei Ausführung auf Ring 3
- Ansatz: Paravirtualisierung
  - „kritische Befehle” werden ersetzt
    - entweder zur Übersetzungszeit (Xen) oder zur Laufzeit (VMWare)
  - VMs laufen in Ring 3, Ringmodell durch Addressräume nachgebildet
    - Die meisten BS verwenden eh nur Ring 0 und Ring 3
- Neue IA-32 CPUs unterstützen Virtualisierung in HW (⇝ VL 6)
  - Paravirtualisierung in der Praxis oft noch perfomanter

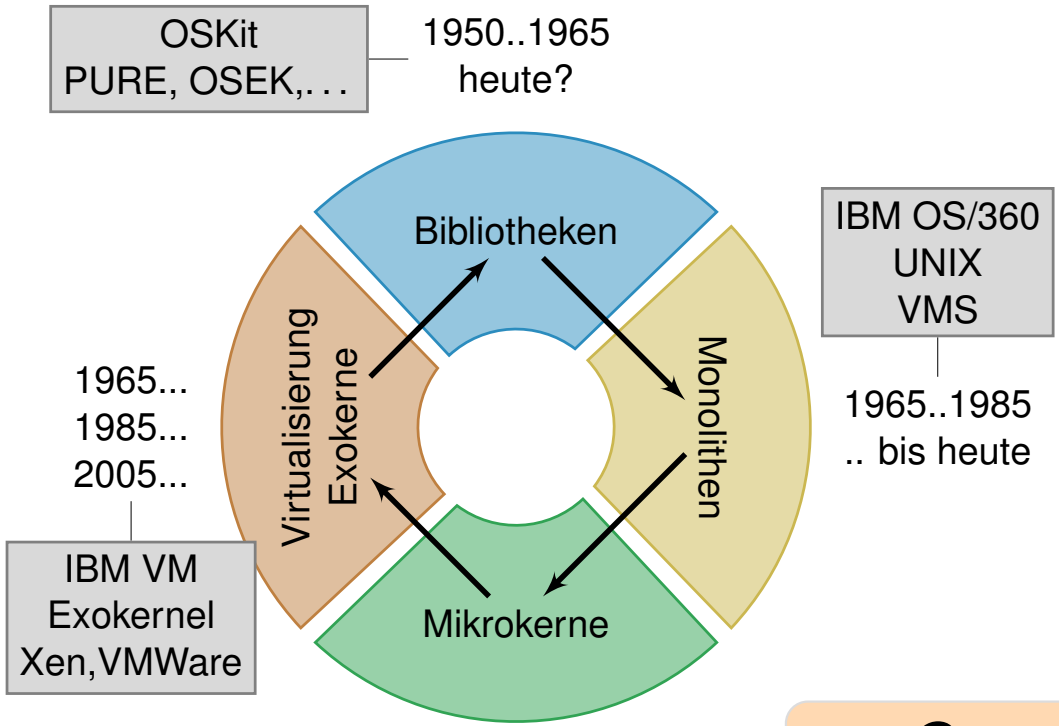
Bewertung: Virtualisierung

TUHH
Technische Universität Hamburg

- Anwendungsorientierte Kriterien
  - **Portabilität** — **gering**
    - sehr hardware-spezifisch, Paravirtualisierung ist aufwändig
  - **Erweiterbarkeit** — **keine**
    - in den üblichen VMMs nicht vorgesehen
  - **Robustheit** — **gut**
    - grobgranular auf der Ebene von VMs
  - **Leistung** — **mäßig – gut**
    - stark abhängig vom Einsatzszenario (CPU-lastig, IO-lastig, . . .)
- Technische Kriterien (Architektureigenschaften)
  - **Isolationsmechanismus** — **VM, Paravirtualisierung**
    - Jede Instanz bekommt einen eigenen Satz an Hardwaregeräten
  - **Interaktionsmechanismus** — **nicht vorgesehen**
    - Anwendungen in den VMS kommunizieren miteinander über TCP/IP
  - **Unterbrechungsmechanismus** — **Weiterleitung an VM**
    - VMM simuliert Unterbrechungen in den einzelnen VMs

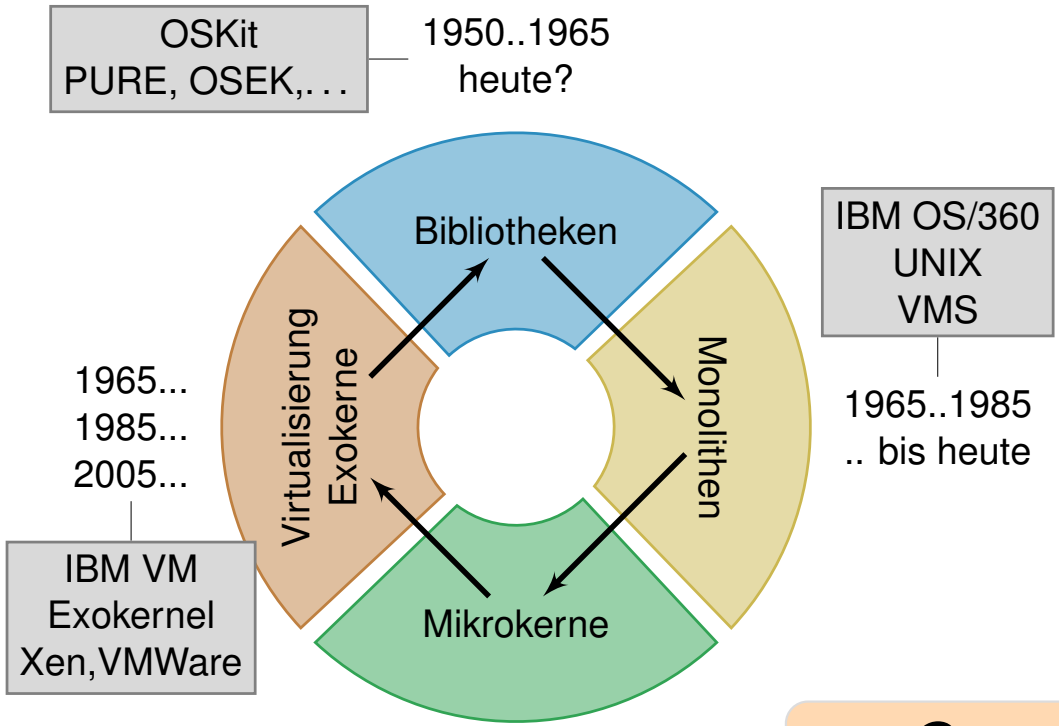
Überblick: Paradigmen

Back where we started?



Überblick: Paradigmen

Back where we started?



„Quo vadis", Betriebssysteme

⇝ Mehr in VL 12!

Agenda

TUHH
Technische Universität Hamburg

Einführung
Geschichte, Mode und Trend
Zusammenfassung
Referenzen

Zusammenfassung

TUHH
Technische Universität Hamburg

- Betriebssysteme sind ein unendliches Forschungsthema
  - „alte” Technologien (wie Virtualisierung oder Bibliotheken) finden immer wieder neue Einsatzgebiete
  - Hardwaretechnologie treibt die weitere Entwicklung
- Revolutionäre Neuerungen sind schwer durchzusetzen
  - Kompatibilität ist ein hohes Gut
    - Auf Anwendungsebene durch *Personalities* erreichbar
    - Neue Systeme scheitern jedoch meistens an fehlenden Treibern
  - Virtualisierte Hardware als Kompatibilitätsebene
- Die „ideale” Architektur ist letztlich eine Frage der Anwendung!
  - Sensornetze, tief eingebettete Systeme
    Desktoprechner, Server, . . .
  - Architektur $\mapsto$ nichtfunktionale Eigenschaft des Betriebssystems

Zusammenfassung: Betriebssystemarchitektur

- Die grundlegenden Organisationsprinzipien bei der Aufteilung der Betriebssystemfunktionen bestimmen seine Architektur.
  - Wesentliches Unterscheidungsmerkmal ist die Granularität der Schutzdomänen und Privilegebenen *innerhalb* des Betriebssystems
- Die Architektur beeinflusst die Auslegung im Betriebssystem, nicht jedoch die Funktionalität der Systemfunktionen.
  - **funktional** transparent für Anwendung und Anwender
  - Unterschiede zeigen sich in **nichtfunktionalen** Eigenschaften, wie Robustheit, Geschwindigkeit, Angriffssicherheit oder Speicherbedarf

Die drei Prinzipien von Architektur

> *Schönheit, Stabilität, Nützlichkeit — Venustas, Firmitas, Utilitas.*

Pollio 1996 (Original 27 v. Chr.): *De Architectura Libris Decem* [8]

Referenzen

TUHH
Technische Universität Hamburg

[1] Mike Accetta, Robert Baron, David Golub u. a. „MACH: A New Kernel Foundation for UNIX Development“. In: *Proceedings of the USENIX Summer Conference*. USENIX Association, Juni 1986, S. 93–113.

[2] Paul Barham, Boris Dragovic, Keir Fraser u. a. „Xen and the Art of Virtualization“. In: *Proceedings of the 19th ACM Symposium on Operating Systems Principles (SOSP '03)*. Bd. 37, 5. ACM SIGOPS Operating Systems Review. New York, NY, USA: ACM Press, Okt. 2003, S. 164–177. DOI: 10.1145/945445.945462.

[3] Fred Brooks. *The Mythical Man Month*. Addison-Wesley, 1975. ISBN: 0-201-00650-2.

[4] Dawson R. Engler, M. Frans Kaashoek und James O'Toole. „Exokernel: An Operating System Architecture for Application-Level Resource Management“. In: *Proceedings of the 15th ACM Symposium on Operating Systems Principles (SOSP '95)* (Copper Mountain, CO, USA). New York, NY, USA: ACM Press, Dez. 1995, S. 251–266. ISBN: 0-89791-715-4. DOI: 10.1145/224057.224076.

[5] Hermann Härtig, Michael Hohmuth, Jochen Liedtke u. a. „The Performance of μ-Kernel-Based Systems“. In: *Proceedings of the 16th ACM Symposium on Operating Systems Principles (SOSP '97)*. New York, NY, USA: ACM Press, Okt. 1997. DOI: 10.1145/269005.266660.

Referenzen (Forts.)

TUHH
Technische Universität Hamburg

[6] Gerwin Klein, Kevin Elphinstone, Gernot Heiser u. a. „seL4: formal verification of an OS kernel“. In: *Proceedings of the 22nd ACM Symposium on Operating Systems Principles (SOSP '09)* (Big Sky, Montana, USA). New York, NY, USA: ACM Press, 2009, S. 207–220. ISBN: 978-1-60558-752-3. DOI: 10.1145/1629575.1629596.

[7] Jochen Liedtke. „On μ-Kernel Construction“. In: *Proceedings of the 15th ACM Symposium on Operating Systems Principles (SOSP '95)* (Copper Mountain, CO, USA). New York, NY, USA: ACM Press, Dez. 1995. ISBN: 0-89791-715-4. DOI: 10.1145/224057.224075.

[8] Vitruv Marcus Vitruvius Pollio. *De Architectura Libris Decem*. Primus Verlag, 1996 (Original 27 v. Chr.)

[9] Gerald J. Popek und Robert P. Goldberg. „Formal Requirements for Virtualizable Third Generation Architectures“. In: *Communications of the ACM* 17.7 (1974), S. 412–421. ISSN: 0001-0782. DOI: 10.1145/361011.361073.

[10] *Proceedings of the 15th ACM Symposium on Operating Systems Principles (SOSP '95)*. (Copper Mountain, CO, USA). New York, NY, USA: ACM Press, Dez. 1995. ISBN: 0-89791-715-4.

[11] Jim Smith und Ravi Nair. *Virtual Machines. Versatile Platforms for Systems and Processes*. Elsevier, 2005. ISBN: 978-1558609105.